

Министерство образования и науки Российской Федерации
 Федеральное государственное бюджетное образовательное учреждение
 высшего профессионального образования
«Владимирский государственный университет
имени Александра Григорьевича и Николая Григорьевича Столетовых»
 (ВлГУ)



УТВЕРЖДАЮ

Проректор

по учебно-методической работе

_____ А.А.Панфилов

« 12 » _____ 02 2015 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

МИКРОПРОЦЕССОРНЫЕ СИСТЕМЫ УПРАВЛЕНИЯ И КОНТРОЛЯ

Направление подготовки **12.04.04 Биотехнические системы и технологии**

Профиль/программа подготовки **Биотехнические системы и технологии**

Уровень высшего образования **Академическая магистратура**

Форма обучения – **Очная**

Семестр	Трудоем- кость зач. ед./ час.	Лекции, час.	Практич. занятия, час.	Лаборат. работы, час.	СРС, час.	Форма промежу- точного контроля (экз./зачет)
2	2 / 72	18	-	18	36	Зачет
3	3 / 108	18	-	18	27	Экзамен (45 часов)
Итого	5 / 180	36	-	36	63	Зачет, Экзамен (45 часов)

Владимир 2015

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Цель преподавания дисциплины – ознакомление с архитектурой ЭВС, структурой и функционированием центральных устройств при решении задач создания микропроцессорных систем обработки информации, а, в случае отсутствия необходимых устройств, составление тактико-технических требований технического задания на разработку структурных схем новых устройств, функциональных блоков и узлов, а также согласующих устройств, адаптеров, приемо-передатчиков и других. Предметом дисциплины являются принципы проектирования отдельных узлов и электронных средств в целом, а также методы их автоматизированного проектирования.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОПОП ВО

Дисциплина «Микропроцессорные системы управления и контроля» относится к вариативной части дисциплин по выбору.

Изучение дисциплины базируется на знаниях, полученных при изучении курсов "Математика", "Физика", "Информационные технологии".

Получаемые в процессе изучения курса знания используются при изучении дисциплин "Проектирование и безопасность медицинской техники", "Методы сбора и анализа медико-экологической информации", при выполнении выпускной квалификационной работы и в практической производственной деятельности.

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

В результате освоения дисциплины обучающийся должен обладать следующими обще-профессиональными (ОПК) и профессиональными (ПК) компетенциями в части базовых знаний, необходимых в дальнейшем для понимания современного состояния, проблем и тенденций развития технологии электронных средств в интересах конкретных работодателей:

ПК-1 - способностью анализировать современное состояние проблем в предметной области биотехнических систем и технологий;

ПК-2 - способностью выбирать оптимальные методы и методики изучения свойств биологических объектов и формировать программы исследований;

ПК-5 - готовностью определять цели, осуществлять постановку задач проектирования, подготавливать технические задания на выполнение проектных работ в сфере биотехнических систем и технологий;

ПК-6 - способностью проектировать устройства, приборы, системы и комплексы биомедицинского и экологического назначения с учетом заданных требований.

В результате освоения дисциплины обучающийся должен демонстрировать следующие результаты образования:

1) Знать:

- современные тенденции развития информатики и вычислительной техники; основные принципы организации и построения вычислительных машин, систем и сетей;
- методы расчета параметров и характеристик электронных средств управления.

2) Уметь:

- применять математические методы для решения практических задач;
- применять методы и средства измерения физических величин.

3) Владеть:

- современными аппаратно-программными средствами автоматизации разработки электронных средств;
- методами экспериментального исследования элементов биотехнических средств.

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Общая трудоемкость дисциплины составляет 5 зачетных единиц, 180 часов.

№ п/п	Раздел (тема) дисциплины	Семестр	Неделя семестра	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)							Объем учебной работы, с применением интерактивных методов (в часах / %)	Формы текущего контроля успеваемости (по неделям семестра), форма промежуточной аттестации (по семестрам)	
				Лекции	Консультации	Семинары	Практические занятия	Лабораторные работы	Контрольные работы	СРС			КП / КР
1	Введение. Структура, функционирование и программирование МП	2	1- 2	2						4		1,0 / 50 %	
2	Оперативная память		3-6	4						8	-	2,0 / 50 %	Рейтинг-контроль №1
3	Внешние запоминающие устройства		7-10	4				8		8		4,0 / 33 %	
4	Организация безадресной и виртуальной памяти		11-14	4				2		8		2,0 / 33 %	Рейтинг-контроль №2
5	Серийные периферийные устройства		15-18	4				8		8		4,0 / 33 %	Рейтинг-контроль №3
Всего 2 семестр					18			18		36		13 / 36 %	Зачет
6	Специализированные периферийные устройства	3	1- 4	4				6		5		4,0 / 40 %	
7	Автоматические устройства ввода – вывода аналоговой информации		5-8	4				4		5		2,0 / 20 %	Рейтинг-контроль №1
8	Аппаратура приема – передачи информации		9-12	4				4		5		2,0 / 20 %	
9	Устройства защиты от ошибок в передаваемой информации.		13-16	4				4		5		2,0 / 20 %	Рейтинг-контроль №2
10	Заключение		17-18	2						7		1,0 / 50 %	Рейтинг-контроль №3
Всего 3 семестр					18			18		27		11 / 31 %	Экзамен (45 часов)
Всего					36			36		63		24 / 33 %	Зачет, Экзамен (45 часов)

СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

Введение.

Характеристика объекта изучения – аппаратной части МПС, их место в системах космического, авиационного применения, в системах автоматизированного проектирования, в серийных ЭВМ широкого применения от персональных компьютеров до универсальных суперЭВМ. Структура аппаратной части и назначение основных функциональных узлов. Базовые параметры и технические характеристики ЭВМ. Обмен информацией в МП системе. Организация магистралей. Разделение ресурсов. Локальные, системные и внешние магистрали.

Тема №1. Структура, функционирование и программирование МП

Рабочий цикл процессора. Микропрограммная интерпретация команд центрального процессора. Устройства управления с жесткой и с программируемой логикой. Слово

состояния процессора. Микроконтроллеры. Архитектура и функционирование МП. Одно- и многокристальные МП, секционные МП. Язык микроопераций для описания вычислительных устройств. Структура, формат и системы команд МП и МП системы. Программирование МП.

Тема №2. Оперативная память

Классификация и иерархическая структура памяти. Запоминающие элементы статических и динамических ОЗУ. Матрицы накопителей информации. БИС статических и динамических ОЗУ и модулей памяти. Элементная база и организация ПЗУ, ППЗУ и РПЗУ.

Тема №3. Внешние запоминающие устройства

Принцип записи двоичной информации на магнитоноситель. Работа системы “магнитная головка – носитель” в режимах записи и воспроизведения. Методы записи цифровой информации на магнитоноситель. Воспроизведение информации и повышение ее достоверности. Накопители на гибких и жестких магнитных дисках и их контроллеры. Лазерные системы и их применение в периферийных устройствах. Накопители на оптических и магнитооптических дисках. Принципы возникновения цилиндрических магнитных доменов (ЦМД). Доменопродвигающая структура и функциональные элементы ЦМД-микросхем памяти. Структура ЦМД-микросхем и микросборок. Устройство ЦМД-накопителя. Носители информации для голографических ЗУ. Голографические ЗУ цифровой информации.

Тема №4. Организация безадресной и виртуальной памяти

Схема и функционирование стековой памяти. Ассоциативная память. Виртуальная память со страничной организацией и при сегментном распределении. Динамическое распределение памяти.

Тема №5. Серийные периферийные устройства

Классификация и назначение ПУ. Проблемы системы “оператор – ЭВМ” как частного случая системы “человек – машина”. Устройства считывания текстов. Методы распознавания образов печатных и рукописных символов. Считывание поврежденных рукописных текстов. Кодирование текстов электронных публикаций. Устройства ввода одноконтурных, многоконтурных, полутоновых и цветных изображений. Устройства полуавтоматического ввода графической информации – дигитайзеры. Устройство электронно-лучевой трубки и способы формирования изображения на экране дисплея. Структурная схема и функционирование текстового и графического дисплеев. Устройство плоских экранов. Классификация и устройство графопостроителей планшетного, рулонного и растрового. Принцип работы по вычерчиванию.

Тема №6. Специализированные периферийные устройства

Модель речи. Структурная схема анализатора речевого сообщения. Структурные схемы и функционирование устройств ввода и вывода речевых сообщений. Повышение достоверности ввода. Персонализация ввода речи. Устройства вывода псевдообъемных изображений. Голографические устройства ввода-вывода объемных изображений. Создание и воспроизведение голограмм.

Тема №7. Автоматические устройства ввода – вывода аналоговой информации

Назначение УВВ аналоговой информации. Теорема Котельникова. Схемы и функционирование ЦАП и АЦП. Принципы построения и программирование системы ввода – вывода аналоговой информации в ЭВМ.

Тема №8. Аппаратура приема – передачи информации

Обобщенная структурная схема аппаратуры передачи дискретной информации. Характеристики аппаратуры передачи данных. Принципы организации и классификация интерфейсов. Каналы ввода – вывода и аппаратура сопряжения. Методы взаимодействия ЭВМ с периферийными устройствами. Система прерываний. Организация обмена массивами данных. Мультиплексный и селекторный каналы. Мультиплексоры.

Тема №9. Устройства защиты от ошибок в передаваемой информации

Виды и причины возникновения ошибок в передаваемой информации. Способы

защиты информации от ошибок. Построение обнаруживающих кодов с проверкой на четность и итеративного; корректирующих кодов Хэмминга и циклических. Схемы кодирующе – декодирующих устройств.

Заключение.

Лабораторный практикум

Лабораторная работа №1. Ознакомление с системой MPLab фирмы MicroChip для программирования микроконтроллеров. Запись в память, проверка и модификация содержимого ОЗУ и ПЗУ.

Лабораторная работа №2. Составление, отладка и запуск программы работы с портами вывода.

Лабораторная работа №3. Составление, отладка и запуск программы работы с портами ввода - вывода.

Лабораторная работа №4. Составление, отладка и запуск программы работы с бездревовым вводом информации. Задание фиксированных временных задержек.

Лабораторная работа №5. Использование прерываний.

Лабораторная работа №6. Организация работы с ЖК дисплеем.

Лабораторная работа №7. Программирование ПЛИС. Знакомство с системой программирования.

Лабораторная работа №8. Программирование ПЛИС. Программирование прикладных задач

Лабораторная работа №9. Программирование промышленных контроллеров.

Отчеты по лабораторным работам индивидуальные и должны соответствовать требованиям стандартов ВлГУ (имеются в библиотеке, вывешены в лаборатории).

Защита выполненных лабораторных работ проводится во время лабораторных занятий; при выполнении очередной лабораторной работы допускается иметь не более одной незащищенной работы.

5. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

5.1. Активные и интерактивные формы обучения

С целью формирования и развития общепрофессиональных и профессиональных компетенций студентов в учебном процессе используются активные и интерактивные формы проведения занятий (проблемное изложение учебного материала, деловые и ролевые игры, разбор конкретных ситуаций из деятельности профильных предприятий и организаций) в сочетании с внеаудиторной работой.

5.2. Мультимедийные технологии обучения

- Лекционные занятия проводятся в мультимедийной аудитории с использованием компьютерного видеопроектора и аудиосистемы.

- Студентам через ИНТРАНЕТ-сайт кафедры доступны конспект лекций и методические указания к СРС в электронном виде, учебные видеофильмы и рекламно-информационные материалы профильных предприятий и организаций.

В рамках дисциплины возможны вебинары и видеоконференции с участием известных ученых, преподавателей российских и зарубежных университетов, ведущих специалистов и руководителей промышленных предприятий и организаций различных форм собственности, в том числе выпускников ВлГУ.

6. ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ИТОГАМ ОСВОЕНИЯ ДИСЦИПЛИНЫ И УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ САМОСТОЯТЕЛЬНОЙ РАБОТЫ СТУДЕНТОВ

Рейтинг-контроль проводится трижды за семестр согласно графику учебного процесса, рекомендованного учебно-методическим управлением. Он предполагает расчет суммарных баллов за активную работу на лекциях, практических занятиях и лабораторных работах. Текущий контроль знаний осуществляется на консультациях по курсу, по итогам защиты лабораторных работ, а также в периоды рейтинговых мероприятий. При выполнении студентом графика учебного процесса ему начисляется бонусный балл.

Вопросы для рейтинг-контроля, зачета и экзамена приведены ниже.

ВОПРОСЫ ДЛЯ РЕЙТИНГ-КОНТРОЛЯ

2 семестр

1 рейтинг-контроль

1. Поколения и классификация ЭВМ.
2. Структурная схема ЭВМ на основе принципов Дж. фон Неймана.
3. Характеристики ЭВМ. Параметры оценки производительности.
4. Арифметические основы ЭВМ. Системы счисления.
5. Элементы и узлы ЭВМ: триггеры, сумматоры и т.д.
6. Аналоговый и цифровой принципы обработки информации.

2 рейтинг-контроль

7. Общая структурная схема процессора.
8. Синтез процессора на основе схемной логики.
9. Синтез управляющего устройства на основе схемной логики.
10. Синтез управляющего устройства на основе программируемой логики.
11. Построение микропрограмм для управляющего устройства на основе программируемой логики.
12. Сравнение управляющих устройств, построенных на различных принципах.

3 рейтинг-контроль

13. Микропроцессорные устройства. Структурная схема.
14. Функции устройств магистрали вычислительной системы: процессор, память, устройства ввода-вывода.
15. Функционирование процессора: адресация операндов.
16. Функционирование процессора: сегментирование памяти.
17. Функционирование процессора: состав и назначение регистров процессора.
18. Функционирование процессора: система команд процессора.

3 семестр

1 рейтинг-контроль

1. Классификация и структура микроконтроллеров.
2. Архитектура микроконтроллеров.
3. Элементы микроконтроллеров: память программ и данных, порты ввода-вывода, таймеры, процессоры событий, модуль обработки прерываний.
4. Особенности и основные функции микроконтроллеров серии PIC фирмы Microchip.
5. Система команд микроконтроллеров серии PIC фирмы Microchip.
6. Основные этапы разработки устройств на базе микроконтроллеров.
7. Методы и средства отладки устройств на базе микроконтроллеров.

2 рейтинг-контроль

8. Основы языка Assembler для микроконтроллеров серии PIC фирмы Microchip.
9. Директивы языка Assembler для микроконтроллеров серии PIC фирмы Microchip.
10. Система MPLab для разработки устройств на базе микроконтроллеров серии PIC фирмы Microchip.
11. Программирование микроконтроллеров серии PIC фирмы Microchip: инициализация портов.
12. Программирование микроконтроллеров серии PIC фирмы Microchip: обеспечение требуемых задержек.
13. Программирование микроконтроллеров серии PIC фирмы Microchip: бездребезговое считывание состояния кнопок.

3 рейтинг-контроль

14. Интерфейс Centronics: назначение, организация, принцип работы.
15. Программирование обмена по интерфейсу Centronics.
16. Классификация и иерархическая структура памяти ЭВМ.
17. Запоминающие элементы статических ОЗУ.
18. Запоминающие элементы динамических ОЗУ.
19. Структура построения интегральных схем статических ОЗУ.
20. Структура построения интегральных схем динамических ОЗУ.
21. Элементная база ПЗУ.

Самостоятельная работа студента.

Цель самостоятельной работы - формирование личности студента, развитие его способности к самообучению и повышению своего профессионального уровня. Самостоятельная работа студентов включает закрепление теоретического материала, подготовку к рейтинговым мероприятиям. Основа самостоятельной работы - изучение рекомендуемой литературы, работа с конспектом лекций и в Интернете.

Повышению эффективности самостоятельной работы способствуют систематические консультации. Текущий контроль освоения материала и самостоятельной работы проводится на консультациях и в форме рейтинг-контроля.

ВОПРОСЫ ДЛЯ СРС

2 семестр

1. Способы и правила перевода чисел из одной системы счисления в другую.
2. Кодирование числовой информации в ЭВМ. Формы и форматы представления числовых данных в ЭВМ.
3. Машинные коды чисел и действия над ними.
4. Алгоритм операции умножения двоичных чисел.
5. Алгоритм операции деления двоичных чисел.
6. Основы алгебры логики. Функции двух аргументов.
7. Правила алгебры логики.
8. Программирование обмена по интерфейсу Centronics.
9. Классификация и иерархическая структура памяти ЭВМ.
10. Запоминающие элементы статических ОЗУ.
11. Запоминающие элементы динамических ОЗУ.
12. Способы организации матриц памяти.
13. Структура построения интегральных схем статических ОЗУ.
14. Структура построения интегральных схем динамических ОЗУ.

3 семестр

15. Элементная база ПЗУ.
16. Классификация внешних запоминающих устройств на магнитных носителях.
17. Принцип работы системы «магнитная головка - носитель».

18. Методы записи цифровой информации на магнитный носитель.
19. Лазерные системы и их применение в устройствах внешней памяти.
20. Оптические и магнитооптические диски. Принципы построения и методы записи.
21. Внешние запоминающие устройства на ЦМД - содержащих материалах.
22. ВЗУ на основе голографии.
23. Организация безадресной и виртуальной памяти.
24. Назначение и классификация периферийных устройств.

Вопросы к зачету

1. Поколения и классификация ЭВМ.
2. Структурная схема ЭВМ на основе принципов Дж. фон Неймана.
3. Характеристики ЭВМ. Параметры оценки производительности.
4. Арифметические основы ЭВМ. Системы счисления.
5. Элементы и узлы ЭВМ: триггеры, сумматоры и т.д.
6. Аналоговый и цифровой принципы обработки информации.
7. Общая структурная схема процессора.
8. Синтез процессора на основе схемной логики.
9. Синтез управляющего устройства на основе схемной логики.
10. Синтез управляющего устройства на основе программируемой логики.
11. Построение микропрограмм для управляющего устройства на основе программируемой логики.
12. Сравнение управляющих устройств, построенных на различных принципах.
13. Микропроцессорные устройства. Структурная схема.
14. Функции устройств магистрали вычислительной системы: процессор, память, устройства ввода-вывода.
15. Функционирование процессора: адресация операндов.
16. Функционирование процессора: сегментирование памяти.
17. Функционирование процессора: состав и назначение регистров процессора.
18. Функционирование процессора: система команд процессора.

Вопросы к экзамену

1. Классификация и структура микроконтроллеров.
2. Архитектура микроконтроллеров.
3. Элементы микроконтроллеров: память программ и данных, порты ввода-вывода, таймеры, процессоры событий, модуль обработки прерываний.
4. Особенности и основные функции микроконтроллеров серии PIC фирмы Microchip.
5. Система команд микроконтроллеров серии PIC фирмы Microchip.
6. Основные этапы разработки устройств на базе микроконтроллеров.
7. Методы и средства отладки устройств на базе микроконтроллеров.
8. Основы языка Assembler для микроконтроллеров серии PIC фирмы Microchip.
9. Директивы языка Assembler для микроконтроллеров серии PIC фирмы Microchip.
10. Система MPLab для разработки устройств на базе микроконтроллеров серии PIC фирмы Microchip.
11. Программирование микроконтроллеров серии PIC фирмы Microchip: инициализация портов.
12. Программирование микроконтроллеров серии PIC фирмы Microchip: обеспечение требуемых задержек.
13. Программирование микроконтроллеров серии PIC фирмы Microchip: бездребезговое считывание состояния кнопок.
14. Интерфейс Centronics: назначение, организация, принцип работы.
15. Программирование обмена по интерфейсу Centronics.
16. Классификация и иерархическая структура памяти ЭВМ.
17. Запоминающие элементы статических ОЗУ.

18. Запоминающие элементы динамических ОЗУ.
19. Структура построения интегральных схем статических ОЗУ.
20. Структура построения интегральных схем динамических ОЗУ.
21. Элементная база ПЗУ.

7. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

а) основная литература:

1. Микропроцессорные системы [Электронный ресурс] : Учебное пособие для вузов / Е.К. Александров, Р.И. Грушвицкий, М.С. Куприянов, О.Е. Мартынов, Д.И. Панфилов, Т.В. Ремизевич, Ю.С. Татаринев, Е.П. Угрюмов, И.И. Шагурин; Под общ. ред. Д. В. Пузанкова. - СПб. : Политехника, 2012. –
<http://www.studentlibrary.ru/book/ISBN5732505164.html>
2. Космическая электроника. В 2-х книгах. Книга 1 [Электронный ресурс] / Белоус А.И., Солодуха В.А., Шведов С.В. - М. : Техносфера, 2015. –
<http://www.studentlibrary.ru/book/ISBN9785948363981.html>
3. Электронные устройства, управляемые компьютерами, и не только [Электронный ресурс] / Кашкаров А.П. - М. : ДМК Пресс, 2013. –
<http://www.studentlibrary.ru/book/ISBN9785940749585.html>

б) дополнительная литература

4. Электроника [Электронный ресурс] : Учебное пособие для вузов / Соколов С.В., Титов Е.В. - М. : Горячая линия - Телеком, 2013. –
<http://www.studentlibrary.ru/book/ISBN9785991203449.html>
5. Радиолобительские конструкции на PIC-микроконтроллерах. Книга 3 [Электронный ресурс] / Заец Н.И. - М. : СОЛОН-ПРЕСС, 2011. –
<http://www.studentlibrary.ru/book/ISBN5980032509.html>
6. Кечиев, Л.Н. Проектирование печатных плат для цифровой быстродействующей аппаратуры / Л. Н. Кечиев. – М.: Группа ИДТ, 2007 г. – ISBN 978-5-94833-024-2.
7. Самоучитель по микропроцессорной технике [Электронный ресурс] / А. В. Белов. - 2-е изд, перераб. и доп. - СПб. : Наука и техника, 2007. –
<http://www.studentlibrary.ru/book/ISBN9785943871900.html>

в) периодические издания:

1. Научно-практический журнал «Вектор высоких технологий», учредитель ООО Предприятие Остек, г. Москва. Бесплатная подписка на сайте www.ostec-press.ru
2. Производственно-практический журнал «Современная электроника», Изд-во «СТА-Пресс», г. Москва. Бесплатная подписка для специалистов на www.soel.ru
3. Поверхностный монтаж. Информационный бюллетень. ЗАО Предприятие Остек, г. Москва. Бесплатная подписка на сайте www.ostec-press.ru
4. Информационно-технический журнал «Новости электроники». Учредитель ООО «КОМПЭЛ», г. Москва, Электронная подписка на www.compeljournal.ru
5. Производственно-практический журнал «Современные технологии автоматизации», 4 выпуска в год, Издательство «СТА-Пресс», г. Москва.
Содержания выпусков и подписка доступны по адресу: www.cta.ru

г) интернет-ресурсы:

1. Информационно-аналитический центр современной электроники (с подпиской на новости) <http://www.sovel.org/>
2. Новостной и аналитический портал «Время электроники» (с подпиской на новости) <http://www.russianelectronics.ru/leader-r/>

3. Федеральный портал: Единое окно доступа к образовательным ресурсам. Образование в области техники и технологий. http://window.edu.ru/catalog/?p_rubr=2.2.75

8. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ


Материально-техническое обеспечение дисциплины включает:

- кафедральные мультимедийные средства (ауд. 331-3, 333-3, 324-3);
- электронные записи лекций (мультимедиа-презентации);
- оборудование для проведения лабораторных работ;
- оборудование компьютерного класса 330-3;
- ИНТРАНЕТ-сервер локальной сети кафедры с Wi-Fi – роутером беспроводного доступа на территории помещений кафедры.

Рабочая программа дисциплины составлена в соответствии с требованиями ФГОС ВО по направлению 12.04.04 Биотехнические системы и технологии.

Рабочую программу составил доцент каф. БЭСТ В.В. Евграфов 

Рецензент:

Консультант отдела материально-технического обеспечения Департамента здравоохранения администрации Владимирской области, к.т.н. Т.В. Жанина 

Программа рассмотрена и одобрена на заседании кафедры БЭСТ протокол № 6 от 12.02.2015 года

Зав. кафедрой  Л.Т. Сушкова

Рабочая программа рассмотрена и одобрена на заседании учебно-методической комиссии направления 12.04.04 – "Биотехнические системы и технологии".
Протокол № 6 от 12.02.2015 года

Председатель комиссии  Л.Т. Сушкова

ЛИСТ ПЕРЕУТВЕРЖДЕНИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ (МОДУЛЯ)

Рабочая программа одобрена на 2016/2017 учебный год

Протокол заседания кафедры № 1 от 31.08.16 года

Заведующий кафедрой  Л.Т. Сушкова

Рабочая программа одобрена на _____ учебный год

Протокол заседания кафедры № _____ от _____ года

Заведующий кафедрой _____

Рабочая программа одобрена на _____ учебный год

Протокол заседания кафедры № _____ от _____ года

Заведующий кафедрой _____

Министерство образования и науки Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего профессионального образования
«Владимирский государственный университет
имени Александра Григорьевича и Николая Григорьевича Столетовых»

Факультет радиофизики, электроники и медицинской техники
Кафедра биомедицинских и электронных средств и технологий

УТВЕРЖДАЮ
Заведующий кафедрой



подпись

Л.Т. Сушкова
инициалы, фамилия

« 12 » 02 20 15

Основание:
решение кафедры
от « 12 » 02 20 15

**ФОНД ОЦЕНОЧНЫХ СРЕДСТВ
ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ И ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ
ПРИ ИЗУЧЕНИИ УЧЕБНОЙ ДИСЦИПЛИНЫ**

Микропроцессорные системы управления и контроля
наименование дисциплины

12.04.04 Биотехнические системы и технологии
код и наименование направления подготовки

Биомедицинская инженерия
наименование профиля подготовки

Академическая магистратура
Уровень высшего образования

Составитель:
к.т.н., доцент каф. БЭСТ В.В. Евграфов

Владимир, 2015

ПАСПОРТ ФОНДА ОЦЕНОЧНЫХ СРЕДСТВ

Фонд оценочных средств (ФОС) для текущего контроля успеваемости и промежуточной аттестации по дисциплине «Микропроцессорные системы управления и контроля» разработан в соответствии с рабочей программой, входящей в ОПОП направления подготовки 12.04.04 «Биотехнические системы и технологии» профиль подготовки «Биомедицинская инженерия».

№ п/п	Контролируемые разделы (темы) дисциплины	Код контролируемой компетенции (или ее части)	Наименование оценочного средства
2 семестр			
1	Введение. Структура, функционирование и программирование МП	ПК-1	Опрос
2	Оперативная память	ПК-1	Опрос
3	Внешние запоминающие устройства	ПК-1	Опрос
4	Организация безадресной и виртуальной памяти	ПК-1	Опрос
5	Серийные периферийные устройства	ПК-2	Опрос
3 семестр			
6	Специализированные периферийные устройства	ПК-5	Опрос
7	Автоматические устройства ввода – вывода аналоговой информации	ПК-6	Опрос
8	Аппаратура приема – передачи информации	ПК-6	Опрос
9	Устройства защиты от ошибок в передаваемой информации.	ПК-5	Опрос
10	Заключение	ПК-1	Опрос

Комплект оценочных средств по дисциплине «Микропроцессорные системы управления и контроля» предназначен для аттестации обучающихся на соответствие их персональных достижений поэтапным требованиям образовательной программы, в том числе рабочей программы дисциплины «Микропроцессорные системы управления и контроля», для оценивания результатов обучения: знаний, умений, владений и уровня приобретенных компетенций.

Комплект оценочных средств по дисциплине «Микропроцессорные системы управления и контроля» включает:

1. Оценочные средства для **проведения текущего контроля** успеваемости:
 - список вопросов для рейтинг-контроля, а также перечень лабораторных работ, приведенный в рабочей программе;
 - регламент проведения и оценивания заданий текущего контроля.
2. Оценочные средства для **проведения промежуточной аттестации** в форме:
 - контрольные вопросы для проведения промежуточной аттестации (зачета, экзамена), приведенные в рабочей программе;
 - шкала оценивания полученных компетенций при промежуточной аттестации.

Перечень компетенций, формируемых в процессе изучения дисциплины «Микропроцессорные системы управления и контроля» при освоении образовательной программы по направлению подготовки 12.04.04 «Биотехнические системы и технологии»

<i>ПК-1 - способностью анализировать современное состояние проблем в предметной области биотехнических систем и технологий</i>		
<i>Знать</i>	<i>Уметь</i>	<i>Владеть</i>
- структуру биотехнических систем - схемотехнику биотехнических систем	- выбирать программные средства для проектирования электронных средств - моделировать работу электрических схем	- средствами проектирования биотехнических систем
<i>ПК-2 - способностью выбирать оптимальные методы и методики изучения свойств биологических объектов и формировать программы исследований</i>		
<i>Знать</i>	<i>Уметь</i>	<i>Владеть</i>
- основные свойства биологических объектов - возможности исследования биологических объектов	- выбирать оптимальные методы - выбирать методики изучения свойств биологических объектов	- методами изучения свойств биологических объектов
<i>ПК-5 - способностью оценивать значимость и перспективы использования результатов исследования, подготавливать отчеты, обзоры, доклады и публикации по результатам работы, заявки на изобретения, разрабатывать рекомендации по практическому использованию полученных результатов</i>		
<i>Знать</i>	<i>Уметь</i>	<i>Владеть</i>
- значимость и перспективы использования результатов исследования	- подготавливать отчеты по результатам работы	- разработкой по практическому использованию полученных результатов
<i>ПК-6 - способностью анализировать состояние научно-технической проблемы путем подбора, изучения и анализа литературных и патентных источников</i>		
<i>Знать</i>	<i>Уметь</i>	<i>Владеть</i>
- языки описания аппаратуры	- проектировать схемы с использованием языков описания аппаратуры; - моделировать работу схем в специализированных программных средствах	- навыками схемотехнического проектирования электронных средств

Показатели, критерии и шкала оценивания компетенций текущего контроля знаний по учебной дисциплине «Микропроцессорные системы управления и контроля»

Текущий контроль знаний, согласно «Положению о рейтинговой системе комплексной оценки знаний студентов в ВлГУ» (далее Положение) в рамках изучения дисциплины «Микропроцессорные системы управления и контроля» предполагает проведение письменных опросов.

Критерии оценки ответов студентов

Оценка выполнения заданий	Критерий оценки
15 баллов за правильно выполненное задание рейтинг-контроля	Правильное выполнение, грамотное обращение с инструментами, верное выполнение расчета, грамотное проектирование.

Регламент проведения мероприятия и оценивания

№	Вид работы	Продолжительность
1.	Предел длительности	35-40 мин.
2.	Внесение исправлений	до 5 мин.
	Итого в рейтинге	до 45 мин.

Критерии оценки выполнения задания

Оценка	Критерии оценивания
12-15 баллов	работа выполнена полностью, студент свободно оперирует инструментами, объясняет процесс выполнения работы
7-11 баллов	работа выполнена полностью, но имеются отклонения от задания в части точности форм и размеров, студент может пользоваться инструментами, объясняет процесс выполнения работы
0-6 баллов	работа не выполнена, студент не может пояснить процесс выполнения работы, студент может объяснить последовательность действий, которые требуется выполнить для выполнения работы

2.5 Общее распределение баллов текущего контроля по видам учебных работ для студентов (в соответствии с Положением)

Рейтинг-контроль 1	1 задание	До 15 баллов
Рейтинг-контроль 2	1 задание	До 15 баллов
Рейтинг контроль 3	1 задание	До 15 баллов
Посещение занятий студентом		5 баллов
Дополнительные баллы (бонусы)		10 баллов

**ОЦЕНОЧНЫЕ СРЕДСТВА
ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ ЗНАНИЙ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ
«Микропроцессорные системы управления и контроля»
Вопросы к рейтинг-контролю**

2 семестр

1 рейтинг-контроль

1. Поколения и классификация ЭВМ.
2. Структурная схема ЭВМ на основе принципов Дж. фон Неймана.
3. Характеристики ЭВМ. Параметры оценки производительности.
4. Арифметические основы ЭВМ. Системы счисления.
5. Элементы и узлы ЭВМ: триггеры, сумматоры и т.д.
6. Аналоговый и цифровой принципы обработки информации.

2 рейтинг-контроль

7. Общая структурная схема процессора.
8. Синтез процессора на основе схемной логики.
9. Синтез управляющего устройства на основе схемной логики.
10. Синтез управляющего устройства на основе программируемой логики.
11. Построение микропрограмм для управляющего устройства на основе программируемой логики.
12. Сравнение управляющих устройств, построенных на различных принципах.

3 рейтинг-контроль

13. Микропроцессорные устройства. Структурная схема.
14. Функции устройств магистрали вычислительной системы: процессор, память, устройства ввода-вывода.
15. Функционирование процессора: адресация операндов.
16. Функционирование процессора: сегментирование памяти.
17. Функционирование процессора: состав и назначение регистров процессора.
18. Функционирование процессора: система команд процессора.

3 семестр

1 рейтинг-контроль

1. Классификация и структура микроконтроллеров.
2. Архитектура микроконтроллеров.
3. Элементы микроконтроллеров: память программ и данных, порты ввода-вывода, таймеры, процессоры событий, модуль обработки прерываний.
4. Особенности и основные функции микроконтроллеров серии PIC фирмы Microchip.
5. Система команд микроконтроллеров серии PIC фирмы Microchip.
6. Основные этапы разработки устройств на базе микроконтроллеров.
7. Методы и средства отладки устройств на базе микроконтроллеров.

2 рейтинг-контроль

8. Основы языка Assembler для микроконтроллеров серии PIC фирмы Microchip.
9. Директивы языка Assembler для микроконтроллеров серии PIC фирмы Microchip.
10. Система MPLab для разработки устройств на базе микроконтроллеров серии PIC фирмы Microchip.
11. Программирование микроконтроллеров серии PIC фирмы Microchip: инициализация портов.
12. Программирование микроконтроллеров серии PIC фирмы Microchip: обеспечение требуемых задержек.

13. Программирование микроконтроллеров серии PIC фирмы Microchip: бездребезговое считывание состояния кнопок.

3 рейтинг-контроль

14. Интерфейс Centronics: назначение, организация, принцип работы.
15. Программирование обмена по интерфейсу Centronics.
16. Классификация и иерархическая структура памяти ЭВМ.
17. Запоминающие элементы статических ОЗУ.
18. Запоминающие элементы динамических ОЗУ.
19. Структура построения интегральных схем статических ОЗУ.
20. Структура построения интегральных схем динамических ОЗУ.
21. Элементная база ПЗУ.

Вопросы к зачету

1. Поколения и классификация ЭВМ.
2. Структурная схема ЭВМ на основе принципов Дж. фон Неймана.
3. Характеристики ЭВМ. Параметры оценки производительности.
4. Арифметические основы ЭВМ. Системы счисления.
5. Элементы и узлы ЭВМ: триггеры, сумматоры и т.д.
6. Аналоговый и цифровой принципы обработки информации.
7. Общая структурная схема процессора.
8. Синтез процессора на основе схемной логики.
9. Синтез управляющего устройства на основе схемной логики.
10. Синтез управляющего устройства на основе программируемой логики.
11. Построение микропрограмм для управляющего устройства на основе программируемой логики.
12. Сравнение управляющих устройств, построенных на различных принципах.
13. Микропроцессорные устройства. Структурная схема.
14. Функции устройств магистрали вычислительной системы: процессор, память, устройства ввода-вывода.
15. Функционирование процессора: адресация операндов.
16. Функционирование процессора: сегментирование памяти.
17. Функционирование процессора: состав и назначение регистров процессора.
18. Функционирование процессора: система команд процессора.

Вопросы к экзамену

1. Классификация и структура микроконтроллеров.
2. Архитектура микроконтроллеров.
3. Элементы микроконтроллеров: память программ и данных, порты ввода-вывода, таймеры, процессоры событий, модуль обработки прерываний.
4. Особенности и основные функции микроконтроллеров серии PIC фирмы Microchip.
5. Система команд микроконтроллеров серии PIC фирмы Microchip.
6. Основные этапы разработки устройств на базе микроконтроллеров.
7. Методы и средства отладки устройств на базе микроконтроллеров.
8. Основы языка Assembler для микроконтроллеров серии PIC фирмы Microchip.
9. Директивы языка Assembler для микроконтроллеров серии PIC фирмы Microchip.
10. Система MPLab для разработки устройств на базе микроконтроллеров серии PIC фирмы Microchip.
11. Программирование микроконтроллеров серии PIC фирмы Microchip: инициализация портов.
12. Программирование микроконтроллеров серии PIC фирмы Microchip: обеспечение требуемых задержек.

13. Программирование микроконтроллеров серии PIC фирмы Microchip: бездребезговое считывание состояния кнопок.
14. Интерфейс Centronics: назначение, организация, принцип работы.
15. Программирование обмена по интерфейсу Centronics.
16. Классификация и иерархическая структура памяти ЭВМ.
17. Запоминающие элементы статических ОЗУ.
18. Запоминающие элементы динамических ОЗУ.
19. Структура построения интегральных схем статических ОЗУ.
20. Структура построения интегральных схем динамических ОЗУ.
21. Элементная база ПЗУ.

Показатели, критерии и шкала оценивания компетенций промежуточной аттестации знаний по дисциплине «Микропроцессорные системы управления и контроля» на зачете

Промежуточная аттестация по итогам освоения дисциплины (зачет) проводится непосредственно перед экзаменационной сессией. Зачет проводится по билетам, содержащим 2 вопроса. Студент пишет ответы на вопросы и задания билета на листах белой бумаги формата А4, на каждом из которых должны быть указаны: фамилия, имя, отчество студента; шифр студенческой группы; дата проведения зачета; номер задания. Листы ответов должны быть подписаны и студентом и экзаменатором после получения студентом задания.

Максимальное количество баллов, которое студент может получить на зачете, в соответствии с Положением составляет 100 баллов.

Оценка в баллах	Оценка по шкале	Обоснование	Уровень сформированности компетенций
91 - 100	«Отлично»	Теоретическое содержание курса освоено полностью, без пробелов необходимые практические навыки работы с освоенным материалом сформированы, все предусмотренные программой обучения учебные задания выполнены, качество их выполнения оценено числом баллов, близким к максимальному	Высокий уровень
74-90	«Хорошо»	Теоретическое содержание курса освоено полностью, без пробелов, некоторые практические навыки работы с освоенным материалом сформированы недостаточно, все предусмотренные программой обучения учебные задания выполнены, качество выполнения ни одного из них не оценено минимальным числом баллов, некоторые виды заданий выполнены с ошибками	Продвинутый уровень
61-73	«Удовлетворительно»	Теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые практические навыки работы с освоенным материалом в	Пороговый уровень

		основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий, возможно, содержат ошибки.	
Менее 60	«Неудовлетворительно»	Теоретическое содержание курса не освоено, необходимые практические навыки работы не сформированы, выполненные учебные задания содержат грубые ошибки	Компетенции не сформированы

Зачет проставляется при получении студентом баллов не ниже порогового уровня.

Показатели, критерии и шкала оценивания компетенций промежуточной аттестации знаний по дисциплине «Микропроцессорные системы управления и контроля» на экзамене

Промежуточная аттестация по итогам освоения дисциплины (экзамен) проводится непосредственно в период экзаменационной сессии. Экзамен проводится по билетам, содержащим 2 вопроса. Студент пишет ответы на вопросы и задания билета на листах белой бумаги формата А4, на каждом из которых должны быть указаны: фамилия, имя, отчество студента; шифр студенческой группы; дата проведения зачета; номер задания. Листы ответов должны быть подписаны и студентом и экзаменатором после получения студентом задания.

Для допуска к экзамену студенту необходимо набрать не менее 60 баллов в течение семестра. Максимальное количество баллов, которое студент может получить на экзамене, в соответствии с Положением составляет 40 баллов. Оценка выставляется в соответствии с таблицей «Показатели, критерии и шкала оценивания компетенций промежуточной аттестации».