

**Министерство образования и науки Российской Федерации**  
Федеральное государственное бюджетное образовательное учреждение  
высшего профессионального образования  
**«Владимирский государственный университет**  
**имени Александра Григорьевича и Николая Григорьевича Столетовых»**  
**(ВлГУ)**

  
УТВЕРЖДАЮ  
Проректор  
по учебно-методической работе  
\_\_\_\_\_ А.А.Панфилов  
« 12 » \_\_\_\_\_ 02 \_\_\_\_\_ 2015 г.

**РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ**  
**РАСЧЁТ И ПРОЕКТИРОВАНИЕ ЭЛЕКТРОННЫХ СХЕМ**

Направление подготовки **12.04.04 Биотехнические системы и технологии**

Уровень высшего образования **Академическая магистратура**

Форма обучения – **Очная**

Семестр	Трудоём- кость зач. ед./ час.	Лекции, час.	Практич. занятия, час.	Лаборат. работы, час.	КП/КР	СРС, час.	Форма промежу- точного контроля (экз./зачет)
1	3 / 108	18	-	18	-	72	Зачет
Итого	3 / 108	18	-	18	-	72	Зачет

Владимир 2015

## **1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ**

Дисциплина "Расчёт и проектирование электронных схем" обеспечивает подготовку магистрантов в области современных методов описания и разработки электронных средств.

Целями освоения дисциплины "Расчёт и проектирование электронных схем" являются:

- Изучение языков описания аппаратуры.
- Освоение методов ускоренной разработки и верификации сложных схем и проектов.

## **2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОПОП ВО**

Дисциплина "Расчёт и проектирование электронных схем" относится к дисциплинам базовой части.

Курс "Расчёт и проектирование электронных схем" базируется на знании основ проектирования электронных средств, включая схемотехнические аспекты, и используемого программного обеспечения. Полученные знания могут быть использованы при выполнении научно-исследовательских работ и магистерской диссертации.

## **3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)**

В результате освоения дисциплины обучающийся должен обладать следующими общепрофессиональными (ОПК) и профессиональными (ПК) компетенциями в части базовых знаний, необходимых в дальнейшем для понимания современного состояния, проблем и тенденций развития технологии электронных средств в интересах конкретных работодателей:

ОПК-1 - способностью понимать основные проблемы в своей предметной области, выбирать методы и средства их решения;

ПК-2 - способностью выбирать оптимальные методы и методики изучения свойств биологических объектов и формировать программы исследований;

ПК-5 - способностью оценивать значимость и перспективы использования результатов исследования, подготавливать отчеты, обзоры, доклады и публикации по результатам работы, заявки на изобретения, разрабатывать рекомендации по практическому использованию полученных результатов;

ПК-6 - способностью анализировать состояние научно-технической проблемы путем подбора, изучения и анализа литературных и патентных источников.

В результате освоения дисциплины обучающийся должен демонстрировать следующие результаты образования:

1) Знать:

- языки описания аппаратуры.

2) Уметь:

- проектировать схемы с использованием языков описания аппаратуры;

- моделировать работу схем в специализированных программных средствах.

3) Владеть:

- навыками схемотехнического проектирования электронных средств.



#### 4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Общая трудоемкость дисциплины составляет 3 зачетных единиц, 108 часа.

№ п/п	Раздел (тема) дисциплины	Семестр	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)							Объем учебной работы, с применением интерактивных методов (в часах / %)	Формы текущего контроля успеваемости (по неделям семестра), форма промежуточной аттестации (по семестрам)	
			Неделя семестра									
			Лекции	Консультации	Семинары	Практические занятия	Лабораторные работы	Контрольные работы, коллоквиумы	СРС			КП / КР
1.1	Микропроцессоры. Архитектура микропроцессоров и их основные узлы	1	1-2	2					8	1,0 / 50 %		
1.2	Программируемые логические интегральные схемы		3-4	2			4		8	3,0 / 50 %		
1.3	Системы на кристалле		5-6	2					8	1,0 / 50 %	Рейтинг-контроль №1	
2.1	Основы языка VHDL, создание модулей		7-8	2			4		8	3,0 / 50 %		
2.2	Маршрут проектирования. Структура проекта в ПЛИС		9-10	2			4		8	3,0 / 50 %		
2.3	Базовые проекты. Процессор как конечный автомат		11-12	2					8	1,0 / 50 %	Рейтинг-контроль №2	
3.1	Языки высокого уровня в описании аппаратуры		13-14	2			4		8	3,0 / 50 %		
3.2	Основные принципы разработки ассемблера		15-16	2					8	1,0 / 50 %		
3.3	Рекомендации по применению программируемых процессоров		17-18	2			2		8	2,0 / 50 %	Рейтинг-контроль №3	
<b>Всего</b>				<b>18</b>			<b>18</b>		<b>72</b>	<b>18 / 50 %</b>	<b>Зачет</b>	

#### СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

Раздел 1. Элементно-компонентная база электронных средств

1.1. Введение. Цели и задачи курса.

1.2. Микропроцессоры. Архитектура микропроцессоров и их основные узлы. Классическая и Гарвардская архитектуры. Преимущества разделения адресных пространств кода и данных. Элементы микропроцессора. Переменные состояния. Регистры, арифметико-логическое устройство, интерфейсы памяти, декодирование команд.

1.3. Программируемые логические интегральные схемы. Принципы работы ПЛИС, структура логической ячейки и ее возможности. Особенности современных серий ПЛИС, выделенные ресурсы на кристалле.

1.4. Системы на кристалле. Специализация процессора. Использование специализированных ресурсов ПЛИС. Понятие систем на кристалле (SoC - System-On-Chip). Пре-

имущества SoC-подхода. Использование выделенных ресурсов ПЛИС для реализации узлов системы на кристалле. Адресация устройств на кристалле, выбор карты памяти и УВВ. Аппаратная реализация вспомогательных устройств. Комбинирование технических решений с целью наиболее полного использования ресурсов ПЛИС. Масштабирование систем.

1.5. Аналоговые и цифроаналоговые элементы электронных средств.

Раздел 2. Схемотехническое проектирование электронных средств на основе языков описания аппаратуры

2.1. Основы языка VHDL, создание модулей. Задание топологических и временных ограничений. Реализация на VHDL основных узлов микропроцессорного устройства. Понятие о синхронных и асинхронных схемах. Классификация ресурсов ПЛИС. Временные диаграммы работы основных цифровых узлов. Создание асинхронных устройств. Создание регистров. Комплексное проектирование - разработка простейшего АЛУ.

2.2. Маршрут проектирования. Структура проекта в ПЛИС. Основные сведения о ПЛИС Xilinx, особенности проектирования на VHDL в среде ISE. САПР ISE.

2.3. Базовые проекты. Процессор как конечный автомат. Выбор регистровой модели. Основные переменные состояния. Оценка требуемых ресурсов на основе анализа выбранных переменных состояния. Цикл работы процессора с асинхронной памятью команд. Процессор на основе синхронных ресурсов. Многотактное выполнение команд. Конвейеризация. Вопросы использования синхронной памяти для хранения кода. Разделение команды на такты: выборка, декодирование, исполнение. Основные задачи, решаемые при создании конвейеризованного процессора. Управляющий автомат. Логика переходов и стек возвратов. Сильное и слабое кодирование.

Раздел 3. Основы совместной разработки аппаратного и программного обеспечения электронных средств

3.1. Языки высокого уровня в описании аппаратуры (HDL-C). Принципы совместного проектирования аппаратуры и программного обеспечения.

3.2. Основные принципы разработки ассемблера. Особенности разработки ассемблера для программируемых процессоров.

3.3. Рекомендации по применению программируемых процессоров.

### **Лабораторные занятия**

Лабораторные занятия являются индивидуальной аудиторной работой. Цель занятий:

- подтверждение теоретического материала, полученного на лекционных занятиях, путем проведения небольших по объему экспериментальных исследований по изучаемой теме в условиях научно-исследовательских лабораторий вуза или машиностроительного предприятий;

- приобретение практических навыков и инструментальных компетенций в области постановки и проведения экспериментов по профилю профессиональной деятельности.

Перед проведением занятий студенты должны освоить требуемый теоретический материал и процедуры выполнения лабораторной работы по выданным им предварительно учебным и методическим материалам.

### **Перечень лабораторных занятий**

1. Создание базового проекта в САПР ISE.
2. Проектирование цифровых устройств с использованием языка описания аппаратуры VHDL. Цифровые узлы.
3. Проектирование цифровых устройств с использованием языка описания аппаратуры VHDL. Управляющие автоматы и микроконтроллеры.
4. Программирование ПЛИС Xilinx.



5. Проектирование цифровых устройств с использованием микросхем CPLD.
6. Проектирование цифровых устройств с использованием микросхем FPGA.
7. Функциональное моделирование проектируемых устройств.
8. Оптимизация процесса синтеза ПЛИС.

## **5. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ**

### **5.1. Активные и интерактивные формы обучения**

С целью формирования и развития общепрофессиональных и профессиональных компетенций студентов в учебном процессе используются активные и интерактивные формы проведения занятий (проблемное изложение учебного материала, деловые и ролевые игры, разбор конкретных ситуаций из деятельности профильных предприятий и организаций) в сочетании с внеаудиторной работой.

### **5.2. Мультимедийные технологии обучения**

- Лекционные занятия проводятся в мультимедийной аудитории с использованием компьютерного видеопроектора и аудиосистемы.

- Студентам через ИНТРАНЕТ-сайт кафедры доступны конспект лекций и методические указания к СРС в электронном виде, учебные видеофильмы и рекламно-информационные материалы профильных предприятий и организаций.

В рамках дисциплины возможны вебинары и видеоконференции с участием известных ученых, преподавателей российских и зарубежных университетов, ведущих специалистов и руководителей промышленных предприятий и организаций различных форм собственности, в том числе выпускников ВлГУ.

## **6. ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ИТОГАМ ОСВОЕНИЯ ДИСЦИПЛИНЫ И УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ САМОСТОЯТЕЛЬНОЙ РАБОТЫ СТУДЕНТОВ**

Рейтинг-контроль проводится трижды за семестр согласно графику учебного процесса, рекомендованного учебно-методическим управлением. Он предполагает расчет суммарных баллов за активную работу на лекциях и практических занятиях. Текущий контроль знаний осуществляется на консультациях по курсу, по итогам практических занятий, а также в периоды рейтинговых мероприятий. При выполнении студентом графика учебного процесса ему начисляется бонусный балл.

Вопросы для рейтинг-контроля и зачета приведены ниже.

### **ВОПРОСЫ ДЛЯ РЕЙТИНГ-КОНТРОЛЯ**

#### **1 рейтинг-контроль**

1. Классификация микросхем. Классификация СБИС. Задачи проектирования микросхем с использованием современных технологий.
2. Базовые матричные кристаллы. Классификация. Параметры.
3. Особенности проектирования БИС. Классификация методов проектирования.
4. Этапы проектирования БИС: схемотехнический, функционально логический, физикотопологический.
5. Основные алгоритмы начального размещения БИС: последовательного размещения по связности, дихотомического деления (метод минимальных сечений).
6. Основные методы автоматической трассировки МаБИС.
7. Технологии восходящего и нисходящего проектирования.

#### **2 рейтинг-контроль**

8. Проектирование ПЛИС на основе языков описания аппаратных средств.
9. Типы и краткая характеристика языков HDL.

10. Основы языка VHDL.
11. Программные средства фирмы Xilinx для проектирования ПЛИС.
12. Обобщенный маршрут проектирования ПЛИС фирмы Xilinx.
13. Создание модулей исходного описания проектируемого устройства в САПР WebPACK ISE.
14. Синтез проектов в САПР WebPACK ISE.
15. Размещение и трассировка проектов в САПР WebPACK ISE.
16. Моделирование цифровых устройств в САПР WebPACK ISE.
17. Программирование ПЛИС в САПР WebPACK ISE.

### **3 рейтинг-контроль**

18. Проектирование на основе C/C++ и других языков.
19. Проектирование устройств со встроенными аппаратными микропроцессорными ядрами.
20. Проектирование устройств с программными микропроцессорными ядрами.
21. Отслеживание состояния внутренних точек схемы в ПЛИС.
22. Области применения заказных микросхем и ПЛИС.
23. Средства моделирования ПЛИС.
24. Средства логического и физического синтеза ПЛИС.
25. Средства верификации ПЛИС.

### **Самостоятельная работа студента.**

Цель самостоятельной работы - формирование личности студента, развитие его способности к самообучению и повышению своего профессионального уровня. Самостоятельная работа студентов включает закрепление теоретического материала, подготовку к рейтинговым мероприятиям. Основа самостоятельной работы - изучение рекомендуемой литературы, работа с конспектом лекций и в Интернете.

Повышению эффективности самостоятельной работы способствуют систематические консультации. Текущий контроль освоения материала и самостоятельной работы проводится на консультациях и в форме рейтинг-контроля.

### **ВОПРОСЫ ДЛЯ СРС**

1. Структура базовых ячеек ПЛИС.
2. Классификация ПЛИС.
3. Системы на кристалле.
4. Общая характеристика ПЛИС фирмы Xilinx.
5. Основные семейства ПЛИС CPLD фирмы Xilinx.
6. Основные семейства ПЛИС FPGA фирмы Xilinx.
7. Динамически реконфигурируемые системы.
8. FPNА - программируемый пользователем массив узлов.
9. Технология picoAngaу компании picoChip.
10. Технология адаптивных вычислительных машин компании QuickSilver.

### **Вопросы к зачету**

1. Классификация микросхем. Классификация СБИС. Задачи проектирования микросхем с использованием современных технологий.
2. Базовые матричные кристаллы. Классификация. Параметры.
3. Особенности проектирования БИС. Классификация методов проектирования.
4. Этапы проектирования БИС: схмотехнический, функционально логический, физико-топологический.
5. Основные алгоритмы начального размещения БИС: последовательного размещения по связности, дихотомического деления (метод минимальных сечений).
6. Основные методы автоматической трассировки МаБИС.



7. Технологии восходящего и нисходящего проектирования.
8. Структура базовых ячеек ПЛИС.
9. Классификация ПЛИС.
10. Системы на кристалле.
11. Проектирование ПЛИС на основе языков описания аппаратных средств.
12. Типы и краткая характеристика языков HDL.
13. Основы языка VHDL.
14. Общая характеристика ПЛИС фирмы Xilinx.
15. Основные семейства ПЛИС CPLD фирмы Xilinx.
16. Основные семейства ПЛИС FPGA фирмы Xilinx.
17. Программные средства фирмы Xilinx для проектирования ПЛИС.
18. Обобщенный маршрут проектирования ПЛИС фирмы Xilinx.
19. Создание модулей исходного описания проектируемого устройства в САПР WebPACK ISE.
20. Синтез проектов в САПР WebPACK ISE.
21. Размещение и трассировка проектов в САПР WebPACK ISE.
22. Моделирование цифровых устройств в САПР WebPACK ISE.
23. Программирование ПЛИС в САПР WebPACK ISE.
24. Проектирование на основе C/C++ и других языков.
25. Проектирование устройств со встроенными аппаратными микропроцессорными ядрами.
26. Проектирование устройств с программными микропроцессорными ядрами.
27. Отслеживание состояния внутренних точек схемы в ПЛИС.
28. Области применения заказных микросхем и ПЛИС.
29. Средства моделирования ПЛИС.
30. Средства логического и физического синтеза ПЛИС.
31. Средства верификации ПЛИС.
32. Динамически реконфигурируемые системы.
33. FPGAs - программируемый пользователем массив узлов.
34. Технология picoAngu компании picoChip.
35. Технология адаптивных вычислительных машин компании QuickSilver.
36. Перспективы развития ПЛИС.

## 7. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

### а) основная литература:

1. Микропроцессорные системы [Электронный ресурс] : Учебное пособие для вузов / Е.К. Александров, Р.И. Грушвицкий, М.С. Куприянов, О.Е. Мартынов, Д.И. Панфилов, Т.В. Ремизевич, Ю.С. Татаринов, Е.П. Угрюмов, И.И. Шагурин; Под общ. ред. Д. В. Пузанкова. - СПб. : Политехника, 2012. –  
<http://www.studentlibrary.ru/book/ISBN5732505164.html>
2. Космическая электроника. В 2-х книгах. Книга 1 [Электронный ресурс] / Белоус А.И., Солодуха В.А., Шведов С.В. - М. : Техносфера, 2015. –  
<http://www.studentlibrary.ru/book/ISBN9785948363981.html>
3. Электронные устройства, управляемые компьютерами, и не только [Электронный ресурс] / Кашкаров А.П. - М. : ДМК Пресс, 2013. –  
<http://www.studentlibrary.ru/book/ISBN9785940749585.html>

### б) дополнительная литература

4. Электроника [Электронный ресурс] : Учебное пособие для вузов / Соколов С.В., Титов Е.В. - М. : Горячая линия - Телеком, 2013. –

<http://www.studentlibrary.ru/book/ISBN9785991203449.html>

5. Радиоловительские конструкции на PIC-микроконтроллерах. Книга 3 [Электронный ресурс] / Заец Н.И. - М. : СОЛОН-ПРЕСС, 2011. –

<http://www.studentlibrary.ru/book/ISBN5980032509.html>

6. Кечиев, Л.Н. Проектирование печатных плат для цифровой быстродействующей аппаратуры / Л. Н. Кечиев. – М.: Группа ИДТ, 2007 г. – ISBN 978-5-94833-024-2.

7. Самоучитель по микропроцессорной технике [Электронный ресурс] / А. В. Белов. - 2-е изд, перераб. и доп. - СПб. : Наука и техника, 2007. –

<http://www.studentlibrary.ru/book/ISBN9785943871900.html>

#### **в) периодические издания:**

1. Научно-практический журнал «Вектор высоких технологий», учредитель ООО Предприятие Остек, г. Москва. Бесплатная подписка на сайте [www.ostec-press.ru](http://www.ostec-press.ru)

2. Производственно-практический журнал «Современная электроника», Изд-во «СТА-Пресс», г. Москва. Бесплатная подписка для специалистов на [www.socel.ru](http://www.socel.ru)

3. Поверхностный монтаж. Информационный бюллетень. ЗАО Предприятие Остек, г. Москва. Бесплатная подписка на сайте [www.ostec-press.ru](http://www.ostec-press.ru)

4. Информационно-технический журнал «Новости электроники». Учредитель ООО «КОМПЭЛ», г. Москва, Электронная подписка на [www.compeljournal.ru](http://www.compeljournal.ru)

5. Производственно-практический журнал «Современные технологии автоматизации», 4 выпуска в год, Издательство «СТА-Пресс», г. Москва.

Содержания выпусков и подписка доступны по адресу: [www.cta.ru](http://www.cta.ru)

#### **г) интернет-ресурсы:**

1. Информационно-аналитический центр современной электроники (с подпиской на новости) <http://www.sovel.org/>

2. Новостной и аналитический портал «Время электроники» (с подпиской на новости) <http://www.russianelectronics.ru/leader-r/>

3. Федеральный портал: Единое окно доступа к образовательным ресурсам. Образование в области техники и технологий. [http://window.edu.ru/catalog/?p\\_rubr=2.2.75](http://window.edu.ru/catalog/?p_rubr=2.2.75)

## **8. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ**

Материально-техническое обеспечение дисциплины включает:

- кафедральные мультимедийные средства (ауд. 331-3, 333-3, 324-3);
- электронные записи лекций (мультимедиа-презентации);
- оборудование для проведения лабораторных работ;
- оборудование компьютерного класса 330-3;
- ИНТРАНЕТ-сервер локальной сети кафедры с Wi-Fi – роутером беспроводного доступа на территории помещений кафедры.



Рабочая программа дисциплины составлена в соответствии с требованиями ФГОС ВО по направлению 12.04.04 Биотехнические системы и технологии.

Рабочую программу составил доцент каф. БЭСТ В.В. Евграфов 

Рецензент:  
И.о. директора ГУП ВО  
«Медтехника» Г.С. Кузин



Программа рассмотрена и одобрена на заседании кафедры БЭСТ  
протокол № 6 от 12.02.2015 года

Зав. кафедрой  Л.Т. Сушкова

Рабочая программа рассмотрена и одобрена на заседании учебно-методической комиссии  
направления 12.03.04 – "Биотехнические системы и технологии".

Протокол № 6 от 12.02.2015 года

Председатель комиссии  Л.Т. Сушкова

### ЛИСТ ПЕРЕУТВЕРЖДЕНИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ (МОДУЛЯ)

Рабочая программа одобрена на \_\_\_\_\_ учебный год  
Протокол заседания кафедры № \_\_\_\_\_ от \_\_\_\_\_ года  
Заведующий кафедрой \_\_\_\_\_

Рабочая программа одобрена на \_\_\_\_\_ учебный год  
Протокол заседания кафедры № \_\_\_\_\_ от \_\_\_\_\_ года  
Заведующий кафедрой \_\_\_\_\_

Рабочая программа одобрена на \_\_\_\_\_ учебный год  
Протокол заседания кафедры № \_\_\_\_\_ от \_\_\_\_\_ года  
Заведующий кафедрой \_\_\_\_\_

Министерство образования и науки Российской Федерации  
Федеральное государственное бюджетное образовательное учреждение  
высшего профессионального образования  
«Владимирский государственный университет  
имени Александра Григорьевича и Николая Григорьевича Столетовых»

Факультет радиофизики, электроники и медицинской техники  
Кафедра биомедицинских и электронных средств и технологий

УТВЕРЖДАЮ  
Заведующий кафедрой



подпись

Л.Т. Сушкова  
инициалы, фамилия

« 12 » 02 20 15

Основание:  
решение кафедры  
от « 12 » 02 20 15

**ФОНД ОЦЕНОЧНЫХ СРЕДСТВ  
ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ И ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ  
ПРИ ИЗУЧЕНИИ УЧЕБНОЙ ДИСЦИПЛИНЫ**

Расчёт и проектирование электронных схем  
наименование дисциплины

12.04.04 Биотехнические системы и технологии  
код и наименование направления подготовки

Биомедицинская инженерия  
наименование профиля подготовки

Академическая магистратура  
Уровень высшего образования

Составитель:  
к.т.н., доцент каф. БЭСТ В.В. Евграфов

Владимир, 2015



## ПАСПОРТ ФОНДА ОЦЕНОЧНЫХ СРЕДСТВ

Фонд оценочных средств (ФОС) для текущего контроля успеваемости и промежуточной аттестации по дисциплине «Расчёт и проектирование электронных схем» разработан в соответствии с рабочей программой, входящей в ОПОП направления подготовки 12.04.04 «Биотехнические системы и технологии» профиль подготовки «Биомедицинская инженерия».

№ п/п	Контролируемые разделы (темы) дисциплины	Код контролируемой компетенции (или ее части)	Наименование оценочного средства
1	Микропроцессоры. Архитектура микропроцессоров и их основные узлы	ОПК-1	Опрос
2	Программируемые логические интегральные схемы	ПК-5	Опрос
3	Системы на кристалле	ПК-6	Опрос
4	Основы языка VHDL, создание модулей	ПК-2	Опрос
5	Маршрут проектирования. Структура проекта в ПЛИС	ПК-2	Опрос
6	Базовые проекты. Процессор как конечный автомат	ПК-6	Опрос
7	Языки высокого уровня в описании аппаратуры	ПК-2	Опрос
8	Основные принципы разработки ассемблера	ПК-5	Опрос
9	Рекомендации по применению программируемых процессоров	ПК-5	Опрос

Комплект оценочных средств по дисциплине «Расчёт и проектирование электронных схем» предназначен для аттестации обучающихся на соответствие их персональных достижений поэтапным требованиям образовательной программы, в том числе рабочей программы дисциплины «Расчёт и проектирование электронных схем», для оценивания результатов обучения: знаний, умений, владений и уровня приобретенных компетенций.

Комплект оценочных средств по дисциплине «Расчёт и проектирование электронных схем» включает:

1. Оценочные средства для проведения текущего контроля успеваемости:
  - список вопросов для рейтинг-контроля, а также перечень лабораторных работ, приведенный в рабочей программе;
  - регламент проведения и оценивания заданий текущего контроля.
2. Оценочные средства для проведения промежуточной аттестации в форме:
  - контрольные вопросы для проведения промежуточной аттестации (зачета), приведенные в рабочей программе;
  - шкала оценивания полученных компетенций при промежуточной аттестации.

Перечень компетенций, формируемых в процессе изучения дисциплины «Расчёт и проектирование электронных схем» при освоении образовательной программы по направлению подготовки 12.04.04 «Биотехнические системы и технологии»

<b>ОПК-1 - способностью понимать основные проблемы в своей предметной области, выбирать методы и средства их решения</b>		
<b>Знать</b>	<b>Уметь</b>	<b>Владеть</b>
- структуру электронных средств  - схемотехнику электронных средств	- выбирать программные средства для проектирования электронных средств - моделировать работу электрических схем	- средствами проектирования электронных средств
<b>ПК-2 - способностью выбирать оптимальные методы и методики изучения свойств биологических объектов и формировать программы исследований</b>		
<b>Знать</b>	<b>Уметь</b>	<b>Владеть</b>
- основные свойства биологических объектов  - возможности исследования биологических объектов	- выбирать оптимальные методы  - выбирать методики изучения свойств биологических объектов	- методами изучения свойств биологических объектов
<b>ПК-5 - способностью оценивать значимость и перспективы использования результатов исследования, подготавливать отчеты, обзоры, доклады и публикации по результатам работы, заявки на изобретения, разрабатывать рекомендации по практическому использованию полученных результатов</b>		
<b>Знать</b>	<b>Уметь</b>	<b>Владеть</b>
- значимость и перспективы использования результатов исследования	- подготавливать отчеты по результатам работы	- разработкой по практическому использованию полученных результатов
<b>ПК-6 - способностью анализировать состояние научно-технической проблемы путем подбора, изучения и анализа литературных и патентных источников</b>		
<b>Знать</b>	<b>Уметь</b>	<b>Владеть</b>
- языки описания аппаратуры	- проектировать схемы с использованием языков описания аппаратуры; - моделировать работу схем в специализированных программных средствах	- навыками схемотехнического проектирования электронных средств



**Показатели, критерии и шкала оценивания компетенций текущего контроля знаний по учебной дисциплине «Расчёт и проектирование электронных схем»**

Текущий контроль знаний, согласно «Положению о рейтинговой системе комплексной оценки знаний студентов в ВлГУ» (далее Положение) в рамках изучения дисциплины «Расчёт и проектирование электронных схем» предполагает проведение письменных опросов.

**Критерии оценки ответов студентов**

Оценка выполнения заданий	Критерий оценки
15 баллов за правильно выполненное задание рейтинг-контроля	Правильное выполнение, грамотное обращение с инструментами, верное выполнение расчета, грамотное проектирование.

**Регламент проведения мероприятия и оценивания**

№	Вид работы	Продолжительность
1.	Предел длительности	35-40 мин.
2.	Внесение исправлений	до 5 мин.
	Итого в рейтинге	до 45 мин.

**Критерии оценки выполнения задания**

Оценка	Критерии оценивания
12-15 баллов	работа выполнена полностью, студент свободно оперирует инструментами, объясняет процесс выполнения работы
7-11 баллов	работа выполнена полностью, но имеются отклонения от задания в части точности форм и размеров, студент может пользоваться инструментами, объясняет процесс выполнения работы
0-6 баллов	работа не выполнена, студент не может пояснить процесс выполнения работы, студент может объяснить последовательность действий, которые требуется выполнить для выполнения работы

**2.5 Общее распределение баллов текущего контроля по видам учебных работ для студентов (в соответствии с Положением)**

Рейтинг-контроль 1	1 задание	До 15 баллов
Рейтинг-контроль 2	1 задание	До 15 баллов
Рейтинг контроль 3	1 задание	До 15 баллов
Посещение занятий студентом		5 баллов
Дополнительные баллы (бонусы)		10 баллов

**ОЦЕНОЧНЫЕ СРЕДСТВА  
ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ ЗНАНИЙ ПО УЧЕБНОЙ ДИСЦИПЛИНЕ**

**«Расчёт и проектирование электронных схем»**

**Вопросы к рейтинг-контролю №1**

1. Классификация микросхем. Классификация СБИС. Задачи проектирования микросхем с использованием современных технологий.
2. Базовые матричные кристаллы. Классификация. Параметры.
3. Особенности проектирования БИС. Классификация методов проектирования.
4. Этапы проектирования БИС: схемотехнический, функционально логический, физико-топологический.
5. Основные алгоритмы начального размещения БИС: последовательного размещения по связности, дихотомического деления (метод минимальных сечений).
6. Основные методы автоматической трассировки МаБИС.
7. Технологии восходящего и нисходящего проектирования.

**Вопросы к рейтинг-контролю № 2**

8. Проектирование ПЛИС на основе языков описания аппаратных средств.
9. Типы и краткая характеристика языков HDL.
10. Основы языка VHDL.
11. Программные средства фирмы Xilinx для проектирования ПЛИС.
12. Обобщенный маршрут проектирования ПЛИС фирмы Xilinx.
13. Создание модулей исходного описания проектируемого устройства в САПР WebPACK ISE.
14. Синтез проектов в САПР WebPACK ISE.
15. Размещение и трассировка проектов в САПР WebPACK ISE.
16. Моделирование цифровых устройств в САПР WebPACK ISE.
17. Программирование ПЛИС в САПР WebPACK ISE.

**Вопросы к рейтинг-контролю № 3**

18. Проектирование на основе С/С++ и других языков.
19. Проектирование устройств со встроенными аппаратными микропроцессорными ядрами.
20. Проектирование устройств с программными микропроцессорными ядрами.
21. Отслеживание состояния внутренних точек схемы в ПЛИС.
22. Области применения заказных микросхем и ПЛИС.
23. Средства моделирования ПЛИС.
24. Средства логического и физического синтеза ПЛИС.
25. Средства верификации ПЛИС.

**Вопросы к зачету**

1. Классификация микросхем. Классификация СБИС. Задачи проектирования микросхем с использованием современных технологий.
2. Базовые матричные кристаллы. Классификация. Параметры.
3. Особенности проектирования БИС. Классификация методов проектирования.
4. Этапы проектирования БИС: схемотехнический, функционально логический, физико-топологический.
5. Основные алгоритмы начального размещения БИС: последовательного размещения по связности, дихотомического деления (метод минимальных сечений).
6. Основные методы автоматической трассировки МаБИС.
7. Технологии восходящего и нисходящего проектирования.



8. Структура базовых ячеек ПЛИС.
9. Классификация ПЛИС.
10. Системы на кристалле.
11. Проектирование ПЛИС на основе языков описания аппаратных средств.
12. Типы и краткая характеристика языков HDL.
13. Основы языка VHDL.
14. Общая характеристика ПЛИС фирмы Xilinx.
15. Основные семейства ПЛИС CPLD фирмы Xilinx.
16. Основные семейства ПЛИС FPGA фирмы Xilinx.
17. Программные средства фирмы Xilinx для проектирования ПЛИС.
18. Обобщенный маршрут проектирования ПЛИС фирмы Xilinx.
19. Создание модулей исходного описания проектируемого устройства в САПР WebPACK ISE.
20. Синтез проектов в САПР WebPACK ISE.
21. Размещение и трассировка проектов в САПР WebPACK ISE.
22. Моделирование цифровых устройств в САПР WebPACK ISE.
23. Программирование ПЛИС в САПР WebPACK ISE.
24. Проектирование на основе C/C++ и других языков.
25. Проектирование устройств со встроенными аппаратными микропроцессорными ядрами.
26. Проектирование устройств с программными микропроцессорными ядрами.
27. Отслеживание состояния внутренних точек схемы в ПЛИС.
28. Области применения заказных микросхем и ПЛИС.
29. Средства моделирования ПЛИС.
30. Средства логического и физического синтеза ПЛИС.
31. Средства верификации ПЛИС.
32. Динамически реконфигурируемые системы.
33. FPNA - программируемый пользователем массив узлов.
34. Технология picoArray компании picoChip.
35. Технология адаптивных вычислительных машин компании QuickSilver.
36. Перспективы развития ПЛИС.

**Показатели, критерии и шкала оценивания компетенций промежуточной аттестации знаний по дисциплине «Расчёт и проектирование электронных схем» на зачете**

Промежуточная аттестация по итогам освоения дисциплины (зачет) проводится непосредственно перед экзаменационной сессией. Зачет проводится по билетам, содержащим 2 вопроса. Студент пишет ответы на вопросы и задания билета на листах белой бумаги формата А4, на каждом из которых должны быть указаны: фамилия, имя, отчество студента; шифр студенческой группы; дата проведения зачета; номер задания. Листы ответов должны быть подписаны и студентом и экзаменатором после получения студентом задания.

Максимальное количество баллов, которое студент может получить на зачете, в соответствии с Положением составляет 100 баллов.

Оценка в баллах	Оценка по шкале	Обоснование	Уровень сформированности компетенций
91 - 100	«Отлично»	Теоретическое содержание курса освоено полностью, без пробелов необходимые практические навыки работы с освоенным материалом сформированы, все предусмотренные программой обучения учебные задания выполнены, качество их выполнения оценено числом баллов, близким к максимальному	<b>Высокий уровень</b>
74-90	«Хорошо»	Теоретическое содержание курса освоено полностью, без пробелов, некоторые практические навыки работы с освоенным материалом сформированы недостаточно, все предусмотренные программой обучения учебные задания выполнены, качество выполнения ни одного из них не оценено минимальным числом баллов, некоторые виды заданий выполнены с ошибками	<b>Продвинутый уровень</b>
61-73	«Удовлетворительно»	Теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые практические навыки работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий, возможно, содержат ошибки.	<b>Пороговый уровень</b>
Менее 60	«Неудовлетворительно»	Теоретическое содержание курса не освоено, необходимые практические навыки работы не сформированы, выполненные учебные задания содержат грубые ошибки	Компетенции не сформированы

Зачет проставляется при получении студентом баллов не ниже порогового уровня.