

Министерство науки и высшего образования Российской Федерации  
Федеральное государственное бюджетное образовательное учреждение  
высшего образования  
«Владимирский государственный университет  
имени Александра Григорьевича и Николая Григорьевича Столетовых»  
(ВлГУ)

УТВЕРЖДАЮ  
Проректор  
по образовательной деятельности  
А.А.Панфилов  
« 06 \_\_\_\_\_ 2019 г.

**РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ**  
**ТЕСТОПРИГОДНОЕ ПРОЕКТИРОВАНИЕ СРЕДСТВ ВЫЧИСЛИТЕЛЬНОЙ ТЕХНИКИ**  
(наименование дисциплины)

Направление подготовки 09.04.01 Информатика и вычислительная техника

Профиль/программа подготовки Автоматизация проектирования электронной вычислительной аппаратуры

Уровень высшего образования магистратура

Форма обучения Очная

Семестр	Трудоемкость зач. ед./ час.	Лекции, час.	Практич. занятия, час.	Лаборат. работы, час.	СРС, час.	Форма промежуточной аттестации (экзамен/зачет/зачет с оценкой)
1	7/252	18	36	18	144	Экз (36)
Итого	7/252	18	36	18	144	Экз (36)

Владимир 2019

### 1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Целью освоения дисциплины «Тестопригодное проектирование средств вычислительной техники» является подробное изучение студентами типовых методов и подходов к тестированию и диагностике цифровых и аналоговых устройств средств вычислительной техники;

Задачи:

- изучение типовых методов и подходов к тестопригодному проектированию цифровых и аналоговых устройств средств вычислительной техники;
- овладение приемами анализа тестопригодности и тестопригодного проектирования цифровых и аналоговых устройств СВТ;
- изучение стандартов встроенного самотестирования IEEE 1149.1 и IEEE 1149.4;
- овладение умениями математического моделирования структурных решений тестопригодного проектирования устройств СВТ;
- овладение умениями и навыками выбора оптимальных тестовых стратегий для проектируемых устройств СВТ, работы с технической и справочной литературой.

### 2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОПОП ВО

Дисциплина Тестопригодное проектирование средств вычислительной техники является дисциплиной по выбору, относится к части, формируемой участниками образовательных отношений.

Пререквизиты дисциплины: дисциплина опирается на результаты обучения дисциплин по программе бакалавриата по направлению 09.03.01 моделирование, основы автоматизации проектирования, языки описания аппаратуры.

### 3. ПЛАНИРУЕМЫЕ РЕЗУЛЬТАТЫ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ

Планируемые результаты обучения по дисциплине, соотнесенные с планируемыми результатами освоения ОПОП

Код формируемых компетенций	Уровень освоения компетенции	Планируемые результаты обучения по дисциплине характеризующие этапы формирования компетенций (показатели освоения компетенции)
1	2	3
ОПК-5 Способен разрабатывать и модернизировать программное и аппаратное обеспечение информационных и автоматизированных систем;	Частичное	<i>Знать</i> классификацию и основные виды неисправностей электронных устройств средств ВТ; методы и подходы выявления неисправностей, их обнаружения и локализации; особенности методов тестирования и диагностики аналоговых и цифровых электронных устройств средств ВТ <i>Уметь</i> : использовать различные методы тестирования и диагностики электронных устройств; анализировать и оценивать эффективность применения подходов

		<p>встроенного самотестирования</p> <p><i>Владеть</i> способами математического моделирования неисправностей электронных электронных компонентов и электронных схем</p>
<p>ОПК-6 Способен разрабатывать компоненты программно-аппаратных комплексов обработки информации и автоматизированного проектирования;</p>	<p>Частичное</p>	<p><i>Знать</i> стандарты встроенного самотестирования IEEE 1149.1 для цифровых устройств и IEEE 1149.4 для смешанных (аналого-цифровых) устройств средств ВТ</p> <p><i>Уметь</i> : использовать различные методы тестирования и диагностики электронных устройств; анализировать и оценивать эффективность применения подходов встроенного самотестирования; применять подход тестопригодного проектирования;</p> <p><i>Владеть</i> средствами автоматизации тестопригодного проектирования аналоговых и цифровых устройств средств вычислительной техники;</p>
<p>ОПК-7</p> <p>Способен адаптировать зарубежные комплексы обработки информации и автоматизированного проектирования к нуждам отечественных предприятий</p>	<p>Частичное</p>	<p><i>Знать</i> Основные типы оборудования и приборов, программное обеспечение, используемое при тестопригодном проектировании; особенности использования автоматического тестового оборудования (АТЕ) для выявления неисправностей</p> <p><i>Уметь</i> : формировать программы управления процессом тестирования, основанным на использовании метода граничного сканирования;</p> <p><i>Владеть</i> средствами автоматизации тестопригодного проектирования аналоговых и цифровых устройств средств вычислительной техники;</p>
<p>ОПК-8 Способен осуществлять эффективное управление разработкой программных средств и проектов.</p>	<p>Частичное</p>	<p><i>Знать</i> классификацию и основные виды неисправностей электронных устройств средств ВТ</p> <p><i>Уметь</i> понимать существующие подходы к верификации моделей программного обеспечения (ПО);</p> <p><i>Владеть</i> навыками управления разработкой программных средств и проектов;</p>
<p>ПК-2</p> <p>Способен разрабатывать технические документы, адресованные специалисту по информационным технологиям</p>	<p>Частичное</p>	<p><i>Знать:</i> стандарты ЕСКД и ЕСПД для оформления технической документации</p> <p><i>Уметь</i> : применять подход тестопригодного проектирования; понимать существующие подходы к верификации моделей программного обеспечения (ПО).</p> <p><i>Владеть</i> навыками работы с технической и справочной литературой,</p>

#### 4. ОБЪЕМ И СТРУКТУРА ДИСЦИПЛИНЫ

Трудоемкость дисциплины составляет 7 зачетных единиц, 252 часов

№ п/п	Наименование тем и/или разделов/тем дисциплины	Семестр	Неделя семестра	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)				Объем учебной работы, с применением интерактивных методов (в часах / %)	Формы текущего контроля успеваемости, форма промежуточной аттестации (по семестрам)
				Лекции	Практические занятия	Лабораторные работы	СРС		
1	Понятие тестопригодного проектирования	1	1-5	6	10		38	8/50	
1.1	Концепция тестопригодного проектирования	1	1	2	2		10	2/50	
1.2	Классификация методов тестопригодного проектирования	1	2-3	2	4		14	4/67	
1.3	Методы внутрисхемного и внешнего тестирования	1	4-5	2	4		14	2/33	РК1
2	Тестопригодное проектирование цифровых схем	1	6-14	8	18	12	72	16/42	
2.1	Правила повышения тестопригодности. Принцип сканируемого пути	1	6		2		10	2/100	
2.2	Стандарт цифрового граничного сканирования	1	7-10	4	8	4	30	8/50	
2.3	Встроенное самотестирование	1	11-13	4	6	4	22	4/29	РК2
2.4	Сигнатурный анализ	1	14		2	4	10	2/33	
3	Тестопригодное проектирование аналоговых и смешанных схем	1	15-18	4	8	6	34	6/33	
3.1	Методы внешнего тестирования аналоговых схем	1	15-16	2	4	4	12	4/40	
3.2	Методы встроенного самотестирования	1	17	2	2		12	2/50	
3.3	Стандарт IEEE 1149.4	1	18		2	2	10		РК3
Всего за <u>1</u> семестр:				18	36	18	144	30/42	экзамен
Наличие в дисциплине КП/КР									нет
Итого по дисциплине				18	36	18	144	30/42	экзамен

## Содержание лекционных занятий по дисциплине

### Раздел 1. Понятие тестопригодного проектирования

#### Тема 1.1 Концепция тестопригодного проектирования

Проблемы тестирования СБИС. Концепция «тестирование во время проектирования».

#### Тема 1.2 Классификация методов тестопригодного проектирования

Классификация. Методы на основе реконфигурации устройства. Методы тестирования кодированием внутренней информации.

#### Тема 1.3 Методы внутрисхемного и внешнего тестирования

Подходы к тестированию схем. Методы внешнего тестирования – выбор оборудования, внешних воздействий и точек тестирования. Методы внутреннего тестирования – доступ к внутренним точкам, внутрисхемная генерация тестов, встроенное самотестирование, методы тестирования многомодульных систем.

### Раздел 2 Тестопригодное проектирование цифровых схем

#### Тема 2.1 Правила повышения тестопригодности. Принцип сканируемого пути

Понятия наблюдаемости, управляемости и тестопригодности. Вычисление тестопригодности цифровых схем. Расчет наблюдаемости и управляемости цифровых схем. Вычисление коэффициентов передачи управляемости и коэффициентов передачи наблюдаемости. Вычисление наблюдаемости при сходящихся ветвлениях в схеме и с цепями обратной связи. Расчет общей тестопригодности цифровой схемы.

#### Тема 2.2 Стандарт цифрового граничного сканирования

IEEE 1149.1 Метод граничного сканирования. Архитектура цифрового граничного сканирования. Регистры и их назначение. Режимы тестирования: нормальное; внутреннее, внешнее.

#### Тема 2.3 Встроенное самотестирование

Встроенное самотестирование (BIST). Автономный сдвиговый регистр с линейными обратными связями (ALFSR).

#### Тема 2.4 Сигнатурный анализ

Сигнатурный анализатор на сдвиговом регистр с линейными обратными связями (LFSR). Организация сигнатурного анализа.

### Раздел 3 Тестопригодное проектирование аналоговых и смешанных схем

Тема 3.1 Диагностика цифровых схем: Комбинаторная диагностическая процедура. Последовательная диагностическая процедура.

Диагностика цифровых схем. Комбинаторная диагностическая процедура. Последовательная диагностическая процедура.

#### Тема 3.2 Методы встроенного самотестирования

Схемы контроля множества выходных сигналов. Схемы встроенного наблюдения (BILBO).

#### Тема 3.3 Стандарт IEEE 1149.4

Проектирование с использованием сканирующих путей. Организация сканирующего пути. Стандарт смешанного (аналого-цифрового) граничного сканирования IEEE 1149.4. Архитектура смешанной (аналого-цифровой) тестовой шины. Функциональная схема аналогового граничного модуля (ABM).

---

### Содержание практических/лабораторных занятий по дисциплине

Практическое занятие 1. Общие правила повышения тестопригодности.

Практическое занятие 2. Метод сканируемого пути.

Практическое занятие 3. Метод сканируемого пути на *LSSD*-триггере.

Практическое занятие 4. Метод граничного сканирования (IEEE 1149.1).

Практическое занятие 5. Контрольная работа (РК1).

Лабораторная работа 1. Моделирование работы аналоговой схемы в номинальном режиме.

Практическое занятие 6. Автономный сдвиговый регистр с линейными обратными связями

Практическое занятие 7. Сигнатурный анализатор на сдвиговом регистр с линейными обратными связями.

Практическое занятие 8. Схемы контроля множества выходных сигналов.

Практическое занятие 9. Схемы встроенного наблюдения (*BILBO*).

Практическое занятие 10. Тенденции развития методов и подходов тестирования цифровых, аналоговых и смешанных устройств.

Практическое занятие 11. Контрольная работа (РК2).

Практическое занятие 12. Метод преобразующего самотестирования

Практическое занятие 13 Метод частотного встроенного самотестирования

Практическое занятие 14.

Лабораторная работа 2. Моделирование неисправностей в аналоговых схемах.

Лабораторная работа 3. Проведение анализа тестопригодности аналоговой схемы

Практическое занятие 15. Самотестирование на преобразовании в схему генератора

Практическое занятие 16. Псевдослучайное встроенное самотестирование.

Практическое занятие 17. Стандарт IEEE 1149.4. Тестирование в аналоговом режиме.

Практическое занятие 18. Контрольная работа (РК3).

Лабораторная работа 4. Анализ чувствительности аналоговой схемы

## 5. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

В преподавании дисциплины Тестопригодное проектирование средств вычислительной техники используются разнообразные образовательные технологии как традиционные, так и с применением активных и интерактивных методов обучения.

Активные и интерактивные методы обучения:

- групповая дискуссия (темы № 1.1,1.2, 1.3, 2.1, 2.2, 2.3, 2.4, 3.1, 3.2).

## 6. ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ИТОГАМ ОСВОЕНИЯ ДИСЦИПЛИНЫ И УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ САМОСТОЯТЕЛЬНОЙ РАБОТЫ СТУДЕНТОВ

### Текущий контроль успеваемости

#### Рейтинг-контроль 1

1. Тестопригодное проектирование электронных устройств.
2. Тестопригодное проектирование цифровых схем. Общие правила повышения тестопригодности.
3. Тестопригодное проектирование цифровых схем. Метод сканируемого пути.
4. Тестопригодное проектирование цифровых схем. Метод сканируемого пути на *LSSD*-триггере.
5. Тестопригодное проектирование цифровых схем. Метод граничного сканирования (IEEE 1149.1).
6. Архитектура цифрового граничного сканирования (IEEE 1149.1).
7. IEEE 1149.1. Регистры и их назначение.
8. IEEE 1149.1. Режим тестирования: нормальное.
9. IEEE 1149.1. Режим тестирования: внутреннее.
10. IEEE 1149.1. Режим тестирования: внешнее.

#### Рейтинг-контроль 2

1. Тестопригодное проектирование цифровых схем. Встроенное самотестирование (*BIST*).
2. Встроенное самотестирование (*BIST*). Автономный сдвиговый регистр с линейными обратными связями (*ALFSR*).
3. Встроенное самотестирование (*BIST*). Сигнатурный анализатор на сдвиговом регистр с линейными обратными связями (*LFSR*).
4. Встроенное самотестирование (*BIST*). Организация сигнатурного анализа.
5. Встроенное самотестирование (*BIST*). Схемы контроля множества выходных сигналов.
6. Встроенное самотестирование (*BIST*). Схемы встроенного наблюдения (*BILBO*).
7. Тенденция развития методов и подходов тестирования цифровых, аналоговых и смешанных устройств.
8. Способы повышения качества и надежности современных электронных устройств.
9. Моделирование неисправностей аналоговых схем.
10. Анализ тестопригодности аналоговых схем.
11. Тестирование аналоговых схем. Выбор типа тестовых воздействий, контролируемых параметров и тестовых узлов.
12. Тестирование аналоговых схем. Верификация выходных откликов исследуемых схем и принятие решения о работоспособности.
13. Тестирование аналоговых схем. Методы, основанные на анализе чувствительности.
14. Методы тестирования аналоговых линейных и нелинейных схем.

#### Рейтинг-контроль 3

1. Функциональная диагностика аналоговых схем. SBT-подходы.
2. SBT-диагностика аналоговых схем. Минимизация набора тестовых узлов с помощью энтропии.
3. SBT-диагностика аналоговых схем. Реализация справочника неисправности на основе нейронной сети.
4. Функциональная диагностика аналоговых схем. SAT-подходы.

5. Функциональная диагностика аналоговых схем. Сравнение SBT- и SAT-подходов.
6. Тестопригодное проектирование аналоговых схем.
7. Тестопригодное проектирование аналоговых схем. Поддержка внешнего тестирования.
8. Тестопригодное проектирование аналоговых схем. Встроенное самотестирование.
9. Тестопригодное проектирование аналоговых схем. Метод преобразующего самотестирования (Т-BIST).
10. Тестопригодное проектирование аналоговых схем. Метод частотного встроенного самотестирования (f-BIST).
11. Тестопригодное проектирование аналоговых схем. Самотестирование на преобразовании в схему генератора (O-BIST).
12. Тестопригодное проектирование аналоговых схем. Псевдослучайное встроенное самотестирование.
13. Тестопригодное проектирование аналоговых схем. Стандарт смешанного граничного сканирования (IEEE 1149.4)
14. Стандарт IEEE 1149.4. Функциональная схема аналогового граничного модуля (ABM).
15. Стандарт IEEE 1149.4. Тестирование в цифровом режиме.
16. Стандарт IEEE 1149.4. Тестирование в аналоговом режиме.
17. Стандарт IEEE 1149.4. Проблемы использования и способы решения.

Промежуточная аттестация по итогам освоения дисциплины  
Тестопригодное проектирование средств вычислительной техники

Перечень вопросов к экзамену

1. Концепция тестопригодного проектирования.
2. Тестопригодное проектирование электронных устройств. Классификация методов.
3. Тестопригодное проектирование цифровых схем. Общие правила повышения тестопригодности.
4. Тестопригодное проектирование цифровых схем. Метод сканируемого пути.
5. Тестопригодное проектирование цифровых схем. Метод сканируемого пути на *LSSD*-триггере.
6. Тестопригодное проектирование цифровых схем. Метод граничного сканирования (IEEE 1149.1).
7. Архитектура цифрового граничного сканирования (IEEE 1149.1).
8. IEEE 1149.1. Регистры и их назначение.
9. IEEE 1149.1. Режимы тестирования: нормальное, внутреннее, внешнее.
10. Тестопригодное проектирование цифровых схем. Встроенное самотестирование (*BIST*).
11. Встроенное самотестирование (*BIST*). Автономный сдвиговый регистр с линейными обратными связями (*ALFSR*).
12. Встроенное самотестирование (*BIST*). Сигнатурный анализатор на сдвиговом регистр с линейными обратными связями (*LFSR*).
13. Встроенное самотестирование (*BIST*). Организация сигнатурного анализа.
14. Встроенное самотестирование (*BIST*). Схемы контроля множества выходных сигналов.
15. Встроенное самотестирование (*BIST*). Схемы встроенного наблюдения (*BILBO*).
16. Тенденция развития методов и подходов тестирования цифровых, аналоговых и смешанных устройств.
17. Способы повышения качества и надежности современных электронных устройств.
18. Моделирование неисправностей аналоговых схем.



19. Тестопригодное проектирование аналоговых схем.
20. Тестопригодное проектирование аналоговых схем. Поддержка внешнего тестирования.
21. Тестопригодное проектирование аналоговых схем. Встроенное самотестирование.
22. Тестопригодное проектирование аналоговых схем. Метод преобразующего самотестирования (T-BIST).
23. Тестопригодное проектирование аналоговых схем. Метод частотного встроенного самотестирования (f-BIST).
24. Тестопригодное проектирование аналоговых схем. Самотестирование на преобразовании в схему генератора (O-BIST).
25. Тестопригодное проектирование аналоговых схем. Псевдослучайное встроенное самотестирование.
26. Тестопригодное проектирование аналоговых схем. Стандарт смешанного граничного сканирования (IEEE 1149.4)
27. Стандарт IEEE 1149.4. Функциональная схема аналогового граничного модуля (ABM).
28. Стандарт IEEE 1149.4. Тестирование в цифровом режиме.
29. Стандарт IEEE 1149.4. Тестирование в аналоговом режиме.
30. Стандарт IEEE 1149.4. Проблемы использования и способы решения.

### Самостоятельная работа студентов

Целью самостоятельной работы являются формирование личности студента, развитие его способности к самообучению и повышению своего профессионального уровня.

Самостоятельная работа заключается в изучении содержания тем курса по конспектам, учебникам и дополнительной литературе, подготовке к лабораторным и практическим занятиям, выполнении заданий для самостоятельной работы,

Самостоятельная работа включает домашнюю работу с лекционными материалами с целью расширения и углубления теоретических знаний, выполнение заданий, предусмотренных контрольными работами, оформлении отчетов по лабораторным работам, подготовке к промежуточной аттестации.

## 7. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

### 7.1. Книгообеспеченность

Наименование литературы: автор, название, вид издания, издательство	Год издания	КНИГООБЕСПЕЧЕННОСТЬ	
		Количество экземпляров изданий в библиотеке ВлГУ в соответствии с ФГОС ВО	Наличие в электронной библиотеке ВлГУ
1	2	3	4
Основная литература*			
1. Тестопригодное проектирование ИС и электронных устройств : учеб. пособие / С. Г. Мосин; Владим. гос. ун-т. – Владимир: Изд-во Владим. гос. ун-та, 2009. – 228 с.	2009	5	
2. Ланцов В.Н., Мосин С.Г. Современные подходы к проектированию и тестированию интегральных	2010	4	

микросхем. - Владимир, Изд-во ВлГУ, 2010. 285 с.			
3.Тестопригодное проектирование ИС и электронных устройств : Метод. указания к лабораторным работам / Владим. гос. ун-т; Сост. С.Г. Мосин. Владимир, 2009. 36 с	2009	22	
<u>Дополнительная литература</u>			
4. Ланцов В.Н. Проектирование ПЛИС на VHDL / Владим.гос.ун-т. – Владимир, 2000, 120 с.	2000	77	
5. Ланцов В.Н., Мосин С.Г., Кухарук В.С., Федоров С.В. Проектирование заказных интегральных схем в среде САПР Mentor Graphics. Методические указания к лаб. Работам. Владимир, ВлГУ, 2009, 90 с.	2009		<URL: <a href="http://e.lib.vlsu.ru/bitstream/123456789/1333/3/00799.pdf">http://e.lib.vlsu.ru/bitstream/123456789/1333/3/00799.pdf</a> >.
6 Ланцов, В.Н. Интегрированные САПР : методические указания к лабораторным работам / сост. В. Н. Ланцов, Е. В. Галичев, М. А. Трофимов ; ВлГУ, Кафедра вычислительной техники – Владимир, ВлГУ, 2005 .— 33 с. :	2005		<URL: <a href="http://e.lib.vlsu.ru:80/handle/123456789/732">http://e.lib.vlsu.ru:80/handle/123456789/732</a> >.


## 7.2. Периодические издания

Журналы (<https://elibrary.ru/>):

1. Вестник компьютерных и информационных технологий
2. Вычислительные технологии
3. Известия вузов: электроника
4. Радиотехнические и телекоммуникационные системы

## 8. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ


Для реализации данной дисциплины имеются специальные помещения для проведения занятий лекционного типа, занятий практического типа, групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, а также помещения для самостоятельной работы. Лабораторные работы проводятся в «учебно-исследовательской лаборатории центра микроэлектронного проектирования и обучения».

Рабочую программу составила доцент кафедры ВТ и СУ Калыгина Л.А.   
(ФИО, подпись)

Рецензент  
(представитель работодателя)  Генеральный директор ООО «Диagramма»  
Протягов И.В.


Программа рассмотрена и одобрена на заседании кафедры ВТ и СУ \_\_\_\_\_

Протокол № 6 от 26.06.2019 года

Заведующий кафедрой ВТ и СУ \_\_\_\_\_  Ланцов В.Н.  
(ФИО, подпись)

Рабочая программа рассмотрена и одобрена на заседании учебно-методической комиссии направления  
09.04.01

Протокол № 2 от 26.06.2019 года

Председатель комиссии \_\_\_\_\_  Ланцов В.Н.  
(ФИО, подпись)

**ЛИСТ ПЕРЕУТВЕРЖДЕНИЯ  
РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ**

Рабочая программа одобрена на 2020/2021 учебный год

Протокол заседания кафедры № 1 от 31.08.20 года

Заведующий кафедрой \_\_\_\_\_

Рабочая программа одобрена на \_\_\_\_\_ учебный год

Протокол заседания кафедры № \_\_\_\_\_ от \_\_\_\_\_ года

Заведующий кафедрой \_\_\_\_\_

Рабочая программа одобрена на \_\_\_\_\_ учебный год

Протокол заседания кафедры № \_\_\_\_\_ от \_\_\_\_\_ года

Заведующий кафедрой \_\_\_\_\_

Рабочая программа одобрена на \_\_\_\_\_ учебный год

Протокол заседания кафедры № \_\_\_\_\_ от \_\_\_\_\_ года

Заведующий кафедрой \_\_\_\_\_

Рабочая программа одобрена на \_\_\_\_\_ учебный год

Протокол заседания кафедры № \_\_\_\_\_ от \_\_\_\_\_ года

Заведующий кафедрой \_\_\_\_\_