

## АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

### Программирование логических интегральных схем

<b>Направление подготовки (специальность)</b>	11.03.02 Инфокоммуникационные технологии и системы связи
<b>Направленность (профиль) подготовки</b>	Мобильные средства связи
<b>Цель освоения дисциплины</b>	Усвоение студентами особенностей функционирования вычислительных средств, современных методов проектирования и оптимизации арифметически-логических блоков ЭВМ.
<b>Общая трудоемкость дисциплины</b>	5 зачетных единиц, 180 часов.
<b>Форма промежуточной аттестации</b>	Экзамен
<b>Краткое содержание дисциплины:</b>	Логические основы цифровой техники. Системы счисления. Принципы аппаратной реализации. Построение шинных формирователей. Масочные ПЗУ, ППЗУ, РПЗУ, ЭСПЗУ, FLASH-память. Триггеры. Регистры. Статические ОЗУ. Динамические оперативные запоминающие устройства. Виды двоичных кодов. Целочисленные двоичные коды. Запись десятичных чисел. Принцип работы микропроцессора. Понятие микропрограммирования. Системная шина микропроцессора. Разновидности микропроцессорных устройств. Универсальные процессоры. Характеристики ПЛИС. Архитектура ПЛИС.

Аннотацию рабочей программы составил Самойлов С.А., доцент

