

## АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

Микропроцессорная техника в системах связи

<b>Направление подготовки (специальность)</b>	11.03.02 Инфокоммуникационные технологии и системы связи
<b>Направленность (профиль) подготовки</b>	Связь, информационные и коммуникационные технологии
<b>Цель освоения дисциплины</b>	Усвоение методов анализа и синтеза цифровых устройств, изучение основ устройства и программирования средств микропроцессорной техники.
<b>Общая трудоемкость дисциплины</b>	5 зачетных единиц, 180 часов.
<b>Форма промежуточной аттестации</b>	Зачет, Экзамен
<b>Краткое содержание дисциплины:</b>	Алгебра логики. Синтез логических устройств. Минимизация логических устройств (ЛУ). Типовые комбинационные устройства. Элементарные логические автоматы. Типовые цифровые устройства. Программируемые интегральные логические схемы. Языки программирования логических устройств. Основы построения запоминающих устройств. Арифметико-логические устройства. Архитектура микропроцессоров. Память данных микроконтроллера.

Аннотацию рабочей программы составил Самойлов С.А., доцент

