

2015

Министерство образования и науки Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего профессионального образования
«Владимирский государственный университет
имени Александра Григорьевича и Николая Григорьевича Столетовых»
(ВлГУ)



УТВЕРЖДАЮ

Проректор
по учебно-методической работе

_____ А.А.Панфилов
 « 31 » 03 2015 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ

" ЦИФРОВЫЕ УСТРОЙСТВА И МИКРОПРОЦЕССОРЫ "
 (наименование дисциплины)

Направление подготовки - **11.03.01 Радиотехника**

Профиль/программа подготовки -

Уровень высшего образования - *бакалавриат*

Форма обучения - *очная*

Семестр	Трудоемкость зач. ед./ час.	Лекции, час.	Практич. занятия, час.	Лаборат. работы, час.	СРС, час.	Форма промежуточного контроля (экз./зачет)
3	3, 108	18	18	36	36	зачет
4	3, 108	18	18	18	18	Экзамен, 36
Итого	6, 216	36	36	54	54	Зачет, Экзамен, 36

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

Целями освоения дисциплины "Цифровые устройства и микропроцессоры" являются:

1. Изучение цифровой схемотехники, основ теории и принципов построения цифровых устройств (ЦУ).
2. Изучение современных средств реализации ЦУ на основе программируемых логических микросхем, а также технических средств и языков проектирования ЦУ.
3. Ознакомление с арифметическими и логическими основами построения цифровых радиотехнических устройств, программным и микропрограммным способами управления, принципами структурной и программной организации (архитектуры) микропроцессорных вычислительных устройств и микроконтроллеров.
4. Формирование практических навыков в технике программирования микропроцессоров и работы с программно-аппаратными средствами сопряжения микропроцессорных устройств и радиотехнических звеньев, необходимых для применения в научно-исследовательской деятельности.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОПОП ВО

Дисциплина «Цифровые устройства и микропроцессоры» относится к базовой части (Б1.Б13).

Взаимосвязь с другими дисциплинами

Дисциплина "Цифровые устройства и микропроцессоры" входит в ряд дисциплин, связанных с различными аспектами радиоэлектроники и вычислительной техники и их использования для обработки сигналов и управления процессами.

В процессе изучения данной дисциплины используются знания приобретаемые студентами в следующих дисциплинах:

- а) "Основы теории цепей";
- б) "Информационные технологии в радиоэлектронике";
- в) "Электроника";

г) "Основы компьютерных технологий в электронике " .

Кроме того, при изучении дисциплины "Цифровые устройства и микропроцессоры" в необходимой степени используются знания и навыки следующих дисциплин:

- з) "Высшая математика";
- и) "Физика";
- к) "Иностранный язык" .

В свою очередь дисциплина "Цифровые устройства и микропроцессоры" является базовой для дисциплин, связанных с аспектами аппаратурной и программной реализации радиотехнических устройств и систем, таких как "Радиоприемные устройства", "Радиопередающие устройства", "Системы радиуправления", "Обработка сигналов", "Обработка радиосигналов в цифровых устройствах", "Дискретная и цифровая обработка радиосигналов в цифровых устройствах ".

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ

В результате освоения дисциплины обучающийся должен обладать следующими компетенциями (ОК и ОПК):

- способностью к самоорганизации и самообразованию (ОК-7);
- способностью учитывать современные тенденции развития электроники, измерительной и вычислительной техники, информационных технологий в своей профессиональной деятельности (ОПК-7).

В результате освоения дисциплины обучающийся должен:

1. Знать:

- основы теории и схемотехники цифровых устройств (ОК-7);

- языки описания логических комбинационных схем, конечных автоматов, операционных устройств и микропроцессорных вычислителей (ОПК-7);
- методы и средства использования языков описания для анализа и синтеза цифровых устройств (ОПК-7);
- классификацию и возможности использования современной микропроцессорной базы, архитектуру микропроцессоров и микроЭВМ, общие принципы проектирования радиотехнических вычислительных устройств на основе применения микропроцессоров (ОК-7);
- методы программирования и отладки программ микропроцессорных устройств обработки сигналов и управления (ОК-7);
- перспективы и тенденции развития микропроцессорной техники (ОК-7).

Уметь:

- проектировать типовые устройства цифровой техники на современной микроэлектронной элементной базе (ОК-7, ОПК-7);
- описывать в выражениях булевой алгебры и теории конечных автоматов процессы преобразования информации в цифровых (микропроцессорных) вычислительных устройствах для решения задач анализа и синтеза их структуры ((ОК-7, ОПК-7);
- составлять и детализировать алгоритм решаемой задачи, переводить алгоритм на язык описания микропроцессорных устройств, обосновывать выбор элементной базы и осуществлять синтез вычислительного устройства, составлять и отлаживать программы для микропроцессорного вычислителя, выбирать необходимые средства (ОК-7, ОПК-7);
- использовать для решения задач обработки сигналов, измерения, контроля, диагностики и управления объектами и технологическими процессами выпускаемые серийно микроЭВМ и программируемые контроллеры отечественной и зарубежной номенклатуры (ОК-7).

Владеть:

- методологией проектирования цифровых и микропроцессорных узлов радиотехнических устройств (ОК-7, ОПК-7);
- методологией разработки алгоритмов и управляющих программ микропроцессорных узлов (ОК-7, ОПК-7);
- методологией анализа и синтеза электронных логических схем (ОК-7, ОПК-7).

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

Общая трудоемкость дисциплины составляет 6 зачетных единиц, 216 часов в третьем и четвертом семестрах.

В третьем семестре трудоемкость составляет 3 зачетных единицы, 108 часов.

№ п/п	Раздел (тема) дисциплины	Семестр	Неделя семестра	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)						Объем учебной работы, с применени ем интерактив -ных методов (в часах / %)	Формы текущего контроля успеваемости (по неделям семестра), форма промежуточн ой аттестации (по семестрам)
				Лекции	Практические занятия	Лабораторные работы	Контрольные работы	СРС	КП / КР		
1	2	3	4	5	6	7	8	9	10	11	12
1	Введение. Предмет, задачи и содержание дисциплины, ее связь с другими курсами.	3	1	2				2			
2	Алгебра логики. Логические переменные и функции.	3	3	2	2	4		4		3/37	
3	Синтез ЛФ. Таблицы истинности. Совершенные формы.	3	5	2	2	4		4		3/37	Рейтинг-контроль №1
4	Минимизация ЛУ и реализация в заданном базисе	3	7	2	2	4		4		3/30	

1	2	3	4	5	6	7	8	9	10	11	12
5	Типовые комбинационные устройства (дешифраторы, шифраторы, мультиплексоры, демультиплексоры. компараторы, преобразователи кодов и др).	3	9	2	4	4		4		4/50	
6	Элементарные автоматы (триггеры) и их свойства. Функции возбуждения триггеров.	3	11	2	2	4		4		4/50	Рейтинг-контроль №2
7	Типовые ЦУ (регистры, счетчики, делители частоты).	3	13	2	2	8		6		5/42%	
8	Сумматоры и арифметико-логические устройства	3	15	2	2	4		4		3/38	
9	Основы построения запоминающих устройств.	3	17	2	2	4		4		3/38	Рейтинг-контроль №3
Всего				18	18	36		36		28/39	зачет

* В графе лабораторные и практические работы представлена трудоемкость по разделам лекций без привязки к неделям учебного процесса, который определяется расписанием занятий.

В четвертом семестре трудоемкость дисциплины составляет 3 зачетные единицы, 108 часов

№ п/п	Раздел (тема) дисциплины	Семестр	Неделя семестра	Виды учебной работы, включая самостоятельную работу студентов и трудоемкость (в часах)						Объем учебной работы, с применением интерактивных методов (в часах / %)	Формы текущего контроля успеваемости (по неделям семестра), форма промежуточно й аттестации (по семестрам)
				Лекции	Практические занятия	Лабораторные работы	Контрольные работы	СРС	КП / КР		
1	2	3	4	5	6	7	8	9	10	11	12
1	Основные понятия и общие сведения о микропроцессорах.	4	1	2				1			
2	Архитектура микропроцессоров..	4	3	2	2			1		1/25	
3	Архитектура современного RISK микропроцессора	4	5	2	2			1		1/25	Рейтинг-контроль №1
4	Периферийные устройства микроконтроллера	4	7	2	2	4		2		3/38	
5	Память данных и спецрегистры современного RISK микропроцессора	4	9	2	4	4		2		3/30	
6	Система команд и программирование RISK микропроцессоров.	4	11	2	2	4		5		3/38	Рейтинг-контроль №2
7	Программно-аппаратные средства контроля и отладки МПУ. Моделирование функционирования микропроцессора	4	13	2	2	4		5		3/38	

1	2	3	4	5	6	7	8	9	10	11	12
8	Устройство и программирование тактового генератора современного микроконтроллера. Программирование цифровых устройств ввода/вывода	4	15	2	2	2		1		1/17%	
9	Основные тенденции развития современной микропроцессорной техники..	4	17	2	2					1/17%	Рейтинг-контроль №3
Всего				18	18	18		18		16/30%	Экзамен, 36
Итого				36	36	54		54		44/35%	Зачет, Экзамен, 36

* В графе лабораторные и практические работы представлена трудоемкость по разделам лекций без привязки к неделям учебного процесса, который определяется расписанием занятий.

5. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

5.1. Активные и интерактивные формы обучения

С целью формирования и развития профессиональных навыков студентов в учебном процессе используются активные и интерактивные формы проведения занятий в сочетании с внеаудиторной работой: (лабораторные работы, опросы в рамках рейтингов, расчетно-графическая работа). Лабораторные и практические работы выполняются с использованием компьютерного моделирования электрических процессов в изучаемых устройствах. Объем занятий, проводимых в интерактивных формах в обоих семестрах, составляет 44 часа лекционных, лабораторных и практических занятий, а также 8 часов консультационных занятий (вне расписания).

5.2. Самостоятельная работа студентов

Самостоятельная (внеаудиторная) работа студентов включает закрепление теоретического материала в процессе подготовки к выполнению практическим занятиям и защите лабораторных работ. Основа самостоятельной работы - изучение литературы по рекомендованным источникам, интернету и конспекту лекций, предоставляемому студентам в электронном виде.

Общий объем самостоятельной работы студентов в третьем семестре по данной дисциплине составляет 36 часов. Самостоятельная работа студентов в этом семестре состоит в подготовке к практическим и лабораторным занятиям, проработке прочитанных лекций, подготовке к рейтингам и защитам отчетов по лабораторным работам.

При подготовке к **практическим занятиям** студентам необходимо по лекциям прочитать материал по теме предстоящего занятия и непонятные вопросы выяснить с преподавателем в начале занятия. Расход времени студентом на одно занятие составляет около 0,5 часа.

На практических занятиях преподаватель со студентами разбирает примеры проектирования алгоритмов, управляющих программ и узлов микропроцессорных устройств. На основе лекционного курса и практических занятий студенты разрабатывают и отлаживают управляющие программы согласно индивидуальным заданиям. Выполненные разработки тестируют в среде Multisim и защищают.

После выполнения упражнения в среде проектирования или моделирования функционирования программного обеспечения результаты студент предъявляет преподавателю на экране компьютерного монитора. Преподаватель контролирует качество выполнения задания студентом и помогает исправить ошибки с пояснениями неправильно понятых студентом элементов курса.

Лабораторные работы предполагают самостоятельную работу студента в объеме 2 час на одну лабораторную работу. Самостоятельная работа состоит в подготовке к лабораторной работе, подготовке отчета по выполненной им работе и защите лабораторной работы в ходе аудиторных занятий.

Подготовка к лабораторной работе включает изучение теоретических сведений по теме лабораторной работы с использованием лекций и методических указаний к лабораторной работе.

Оформление отчета по лабораторной работе должно выполняться с учетом основных требований к конструкторским документам. Оформление отчета полностью по ЕСКД достаточно трудоемко и отнимет много времени у студента. Учитывая малый объем отчета, за основу требований к оформлению берется только общая структура технорабочего проекта и правила рубрикации. Остальные требования ЕСКД к оформлению документов в отчетах считаются необязательными, т.е. действуют общепринятые правила литературного языка.

Расчетно-графическая работа выполняется студентами на четвертом семестре самостоятельно с консультациями преподавателя в процессе прохождения практических аудиторных и домашних занятий. Работа состоит в разработке алгоритма и программы микропроцессорного генератора электрических сигналов сложной формы. Расчетная часть предполагает расчеты по определению соответствия между арифметическим кодом в

микропроцессоре и амплитудой напряжения на выходе генератора, а также между количеством и скоростью выполнения машинных команд относительно моментов времени характерных точек графика выходного сигнала.

После разработки программы ее функционирование проверяется моделированием в среде Multisim 10.

К экзамену студенты готовятся по лекциям, предоставленным им преподавателем в электронном виде, и по рекомендованной литературе.

5.3. Мультимедийные технологии обучения

Все лекционные занятия проводятся в виде презентаций в мультимедийной аудитории с использованием компьютерного проектора и представлением от 15 до 30 слайдов по каждой лекции.

В процессе изучения предмета студенты выполняют лабораторные работы согласно методическим указаниям к ним на персональных компьютерах с широким использованием электронных средств проектирования микропроцессорных устройств и средств моделирования Multisim и LabVIEW.

Для подготовки к экзаменам студентам предоставляется компьютерный курс лекций и описания всех лабораторных работ. Компьютерные технологии используются в процессе выполнения лабораторных, частично на практических занятиях и для оформления отчетов по лабораторным работам.

6. ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ТЕКУЩЕГО КОНТРОЛЯ УСПЕВАЕМОСТИ, ПРОМЕЖУТОЧНОЙ АТТЕСТАЦИИ ПО ИТОГАМ ОСВОЕНИЯ ДИСЦИПЛИНЫ И УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ САМОСТОЯТЕЛЬНОЙ РАБОТЫ СТУДЕНТОВ

6.1. ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ТРЕТЬЕГО СЕМЕСТРА

6.1.1. Текущий контроль

6.1.1.1. Вопросы к рейтинг-контролю №1

1. Основные логические операции, логические элементы и логические функции одной переменной.
2. Логические функции двух переменных.
3. Основные законы булевой алгебры.
4. Базис логической функции.

5. Анализ комбинационных устройств (без памяти).
6. Стандартные формы логических функций
7. Минимизация логических функций.
8. Синтез комбинационных устройств в заданном базисе
9. Анализ и синтез цифровых устройств с памятью. Способы описания цифровых устройств.

6.1.1.2. Вопросы к рейтинг-контролю №2

1. Принцип работы триггера. Асинхронные RS-триггеры.
2. Принцип работы триггера. Синхронные RS-триггеры.
3. D-триггеры.
4. T-триггеры.
5. Триггеры с динамическим управлением.
6. Двухступенчатые триггеры. JK-триггер.
7. Параллельные регистры.
8. Сдвиговые регистры.
9. Двоичные счетчики с последовательным переносом.
10. Двоичные счетчики со сквозным переносом.
11. Реверсивные двоичные счетчики.
12. Шифраторы двоичных кодов.
13. Дешифраторы двоичных кодов.
14. Преобразователи кодов.
15. Цифровые мультиплексоры и демультиплексоры.

6.1.1.3. Вопросы к рейтинг-контролю №3

1. Арифметические операции над двоичными числами.
2. Сумматоры и полусумматоры
3. Многоразрядные сумматоры
4. Арифметико-логические устройства.
5. Диодно-транзисторная логика.
6. Транзисторно-транзисторная логика (ТТЛ).
7. Микросхемы с диодами Шоттки.
8. Логика на комплементарных МОП транзисторах (КМОП).

9. Цифровые микросхемы эмиттерно-связанной логики.

10. Цифровые микросхемы интегральной инжекционной логики

6.1.2. Контрольные тесты по СРС

Но- мер	Вопрос	Варианты ответа	О т в е т
1	2	3	4
1.	Какое логическое выражение соответствует закону де Моргана	$\overline{ab} = \overline{a} + \overline{b}$	
		$a(b + c) = ab + ac$	
		$(a + b)(a + \overline{b}) = a$	
		$a(a + b) = a$	
2.	Какой набор логических функций является минимальным базисом	И, ИЛИ	
		ИЛИ	
		И-НЕ	
		И, ИЛИ, НЕ	
3.	По какой из структур строится дизъюнктивная нормальная форма	Набор 2ИЛИ – многовходовая И	
		Набор 2 И – многовходовая ИЛИ	
		Набор 2И-НЕ – многовходовая ИЛИ-НЕ	
		Набор 2ИЛИ-НЕ – многовходовая ИЛИ	
4.	По какой из структур строится конъюнктивная нормальная форма	Набор 2ИЛИ – многовходовая И	
		Набор 2 И – многовходовая ИЛИ	
		Набор 2И-НЕ – многовходовая ИЛИ-НЕ	
		Набор 2ИЛИ-НЕ – многовходовая ИЛИ	

1	2	3	4
5.	Какой код используется в картах Карно для нумерации строк и столбцов	Двоичный	
		Десятичный	
		Двоично-десятичный	
		Грея	
6.	Какие области равных значений Y надо выделять при минимизации с помощью карт Карно	Прямоугольные	
		Квадратные	
		Прямоугольные с длиной сторон кратным степеням 2	
		Овальные	
7.	Какое устройство с устойчивыми состояниями можно считать триггером	Любое устройство с двумя состояниями	
		Логическое устройство из двух инверторов	
		Любое логическое устройство из двух ИЛИ-НЕ	
		С двумя состояниями и входом управления	
8.	Какое из перечисленных устройств может использоваться для счета импульсов	Асинхронный RS-триггер	
		Статический D-триггер	
		Динамический К-триггер	
		Синхронный RS-триггер	
9.	Какой набор логических функций является минимальным базисом	И, ИЛИ	
		ИЛИ	
		И-НЕ	
		И, ИЛИ, НЕ	

6.1.2. Вопросы к зачету

1. Анализ комбинационных устройств (без памяти).
2. Стандартные формы логических функций.
3. Минимизация логических функций.
4. Синтез комбинационных устройств в заданном базисе.
5. Принцип работы триггера, функциональная схема триггера.
6. Триггеры с динамическим управлением: функциональная схема, принцип работы и временные диаграммы.
7. Двухступенчатые триггеры. JK-триггер: функциональная схема, принцип работы и временные диаграммы.
8. Параллельные регистры: функциональная схема, принцип работы и временные диаграммы.
9. Сдвиговые регистры: функциональная схема, принцип работы и временные диаграммы.

10. Параллельные регистры: функциональная схема, принцип работы и временные диаграммы.
11. Сдвиговые регистры: функциональная схема, принцип работы и временные диаграммы.
12. Двоичные счетчики с последовательным переносом: функциональная схема, принцип работы и временные диаграммы.
13. Двоичные счетчики со сквозным переносом: функциональная схема, принцип работы.
14. Реверсивные двоичные счетчики: функциональная схема и принцип работы.
15. Цифровые мультиплексоры и демультимплексоры: функциональная схема, принцип работы и временные диаграммы.
16. Арифметические операции над двоичными числами.
17. Сумматоры и полусумматоры: функциональная схема, логика работы
18. Многоразрядные сумматоры: функциональная схема и принцип работы.
19. Арифметико-логические устройства: функциональная схема и принцип работы.

6.2. ОЦЕНОЧНЫЕ СРЕДСТВА ДЛЯ ЧЕТВЕРТОГО СЕМЕСТРА

6.2.1. Текущий контроль

6.2.1.1. Вопросы к рейтинг-контролю №1

1. Классификация микропроцессоров.
2. Фон – неймановская архитектура и функции узлов микроконтроллеров.
3. Гарвардская архитектура и функции узлов микроконтроллеров.
4. Архитектура PIC -микроконтроллеров и функции их узлов.
5. Стадии подготовки программного обеспечения для микроконтроллеров.
6. Порядок разработки программ для микроконтроллеров.
7. Программирование на MPASM, особенности подготовки исходного текста и трансляции.

6.2.1.2. Вопросы к рейтинг-контролю №2

1. Основные операции над байтами.
2. Команды передачи управления.
3. Бит-ориентированные команды.
4. Символьные команды.

5. Основные директивы макроассемблера.
6. Статические запоминающие устройства.
7. Масочные ПЗУ.
8. Программируемые ПЗУ с ультрафиолетовым стиранием и электрически перезаписываемые.
9. Проектирование микропроцессорных устройств.
10. Разработка принципиальной электрической схемы микропроцессорного устройства.

6.2.1.3. Вопросы к рейтинг-контролю №3

1. Особенности написания программ для микропроцессоров.
2. Стадии подготовки программного обеспечения для микроконтроллеров.
3. Электрическая схема и функционирование типового порта ЦВВ.
4. Программирование портов ЦВВ.
5. Процесс настройки тактового генератора.
6. Тактовый генератор с керамическим или кварцевым резонатором.
7. Тактовый генератор с внешней и внутренней времязадающей RC-цепью.
8. Внешний тактовый генератор.

6.2.2. Контрольные тесты по СРС

Но- мер	Вопрос	Варианты ответа	О т в е т
1	2	3	4
1.	Какое устройство характерно для микроконтроллеров гарвардской архитектуры и отсутствует в архитектуре Фон Неймана	Память данных	
		Шина данных	
		Шина команд	
		Микропрограммное устройство или детектор команд	
2.	К какому устройству микроконтроллера подключаются периферийные устройства	АЛУ	
		Шина данных	
		Шина команд	
		Тактовый генератор	
		Счетчик команд	
3.	Какое из устройств микроконтроллера предназначено для асинхронного ввода/вывода	USART	
		SSP	
		CCP	
		АЦП	

1	2	3	4
4.	Какое устройство микропроцессора реализует выборку следующей команды	Аккумулятор	
		Шина данных	
		АЛУ	
		Счетчик команд	
5.	Какие устройства в микропроцессоре позволяют уменьшить число адресов в команде и её разрядность	Память данных и шина данных	
		Счетчик команд и аккумулятор	
		АЛУ и МПУ	
		Память программ и шина команд	
6.	Какой набор внешних устройств обычно необходим для обеспечения работы микроконтроллера	Флэш-память, шина данных	
		ГТИ, МПУ и детектор команд	
		АЛУ, память программ и данных	
		Блок питания, схема сброса, ГТИ	
7.	Какую общую структуру имеет алгоритм управляющей программы микропроцессора	Бесконечный цикл со вложенными циклами и логикой	
		Сложную структуру с началом и остановом	
		Набор вложенных конечных циклов	
		Линейная структура с началом и остановом	
8.	Какие команды могут выполнить проверку условия ($a < b$) и переход при выполнении	Команды пересылки данных	
		Вычитание + проверка знака + gp to	
		Сложение + символьная команда + go to	
		Логические команды + go to	
9.	Почему регистры специального назначения не могут использоваться как рабочие ячейки	Они имеют специальное назначение	
		Не доступны для записи данных	
		Возможны ошибки и отказы оборудования	
		Не все операции в них выполняются	

1	2	3	4
10.	Сколько стадий проектирования программ предусмотрено средой MPLAB	2	
		3	
		7	
		15	
11.	Основное преимущество языка ассемблер	Высокая производительность разработки программ	
		Минимальная память и время выполнения программы	
		Простота программирования	
		Развитая техника подпрограмм и типовых проектов	
12.	Основной недостаток языка ассемблер	Низкая производительность разработки программ	
		Относительно большой расход памяти	
		Относительно большое время выполнения программы	
13.	Какой вид команд ассемблера PIC16 использует непосредственную адресацию	Байтовые	
		Битовые	
		Передачи управления	
		Символьные	
14.	Какая из приведенных команд относится к командам управления	MOV	
		ADD	
		BSF	
		RETLW	
15.	Какое отличие директив макроассемблера от исполняемых инструкций наиболее существенно	Их больше	
		Они более универсальны	
		Быстрее исполняются в процессоре	
		Они управляют только процессом трансляции	

1	2	3	4
16.	Какой регистр порта параллельного ввода/вывода управляет направлением обмена данными	PORT<x>	
		TRIS<x>	
		PIR1	
		PIR2	
17.	Какое логическое выражение выражает закон де Моргана	$\overline{ab} = \overline{a} + \overline{b}$	
		$a(b + c) = ab + ac$	
		$(a + b)(a + \overline{b}) = a$	
		$a(a + b) = a$	
18.	Какой набор логических функций является минимальным базисом	И, ИЛИ	
		ИЛИ	
		И-НЕ	
		И, ИЛИ, НЕ	

6.2.3. Вопросы к экзамену

1. Основные законы булевой алгебры.
2. Анализ комбинационных устройств (без памяти).
3. Стандартные формы логических функций.
4. Минимизация логических функций.
5. Синтез комбинационных устройств.
6. Принцип работы триггера, функциональная схема триггера.
7. Триггеры с динамическим управлением: функциональная схема, принцип работы и временные диаграммы.
8. Двухступенчатые триггеры. JK-триггер: функциональная схема, принцип работы и временные диаграммы.
9. Параллельные регистры: функциональная схема, принцип работы и временные диаграммы.
10. Сдвиговые регистры: функциональная схема, принцип работы и временные диаграммы.

11. Параллельные регистры: функциональная схема, принцип работы и временные диаграммы.
12. Сдвиговые регистры: функциональная схема, принцип работы и временные диаграммы.
13. Двоичные счетчики с последовательным переносом: функциональная схема, принцип работы и временные диаграммы.
14. Цифровые мультиплексоры и демultipлексоры: функциональная схема, принцип работы и временные диаграммы.
15. Арифметические операции над двоичными числами.
16. Сумматоры и полусумматоры: функциональная схема, логика работы
17. Многоразрядные сумматоры: функциональная схема и принцип работы.
18. Арифметико-логические устройства: функциональная схема и принцип работы.
19. Классификация микропроцессоров.
20. Фон – неймановская архитектура и функции узлов микроконтроллеров.
21. Гарвардская архитектура и функции узлов микроконтроллеров.
22. Архитектура RISC -микроконтроллеров и функции их узлов.
23. Стадии подготовки программного обеспечения для микроконтроллеров.
24. Порядок разработки программ для микроконтроллеров.
25. Программирование на MPASM, особенности подготовки исходного текста и трансляции.
26. Основные операции над байтами.
27. Команды передачи управления.
28. Бит-ориентированные команды.
29. Символьные команды.
30. Основные директивы макроассемблера.
31. Статические запоминающие устройства.
32. Масочные ПЗУ.
33. Программируемые ПЗУ с ультрафиолетовым стиранием и электрически перезаписываемые.
34. Проектирование микропроцессорных устройств.
35. Разработка принципиальной электрической схемы микропроцессорного устройства.

36. Особенности написания программ для микропроцессоров.
37. Стадии подготовки программного обеспечения для микроконтроллеров.
38. Электрическая схема и функционирование типового порта ЦВВ.
39. Программирование портов ЦВВ.
40. Процесс настройки тактового генератора.
41. Тактовый генератор с керамическим или кварцевым резонатором.
42. Тактовый генератор с внешней и внутренней времязадающей RC-цепью.
43. Внешний тактовый генератор.

7. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

7.1. Основная литература

1. Смирнов, Ю.А. Основы микроэлектроники и микропроцессорной техники: учебное пособие / Ю.А. Смирнов, С.В. Соколов, Е.В. Титов. — СПб. : Лань, 2013. — 496 с.
2. Микропроцессорные системы: Учебник / В.В. Гуров. - М.: НИЦ ИНФРА-М, 2015. - 336 с.: (Высшее образование: Бакалавриат).
3. Роженцов, А.А. Проектирование встраиваемых систем на микроконтроллерах: лабораторный практикум [Электронный ресурс] : — Йошкар-Ола : ПГТУ (Поволжский государственный технологический университет), 2015. — 120 с.

7.2. Дополнительная литература

1. "Микропроцессорные системы [Электронный ресурс] : Учебное пособие для вузов/ Е.К. Александров, Р.И. Грушвицкий, М.С. Куприянов, О.Е. Мартынов, Д.И. Панфилов, Т.В. Ремизевич, Ю.С. Татаринов, Е.П. Угрюмов, И.И. Шагурин; Под общ. ред. Д. В. Пузанкова. - СПб. : Политехника, 2012. — 420 с.
2. Система моделирования и исследования радиоэлектронных устройств Multisim 10 [Электронный ресурс] / Шестеркин А.Н. - М. : ДМК Пресс, 2012..
3. Книшев, Д.А. ПЛИС фирмы "Xilinx": описание структуры основных семейств: / Д.А. Книшев, М.О. Кузелин. — М. : Додэка-XXI, 2010. — 230 с

7.3. Периодические издания

Отечественные журналы:

- Известия высших учебных заведений. Электроника
- Радиотехника и электроника;
- Приборы и техника эксперимента;
- Компоненты и технологии
- Цифровая обработка сигналов.

Интернет – ресурсы:

www.niiet.ru/chips/microcontrollers

<http://www.eltech.spb.ru/catalog/mikrokontrollery>

<http://www.compel.ru/>

<http://www.znanium.com>

<http://e.lanbook.com>

<http://www.studentlibrary.ru/>

8. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Материально-техническое обеспечение дисциплины включает:

- кафедральные мультимедийные средства (ауд. 301-3 и 335-3);
- наборы слайдов по всем лекциям (от 5 до 20 слайдов по каждой лекции);
- 13 компьютеров в лаборатории 306-3 со специализированным программным обеспечением виртуальных приборов и средств проектирования микропроцессоров PIC, ARM 7, Blackfin;
- Программные пакеты для моделирования и программирования микропроцессорных средств Multisim 10.0 и LabVIEW 8.20;
- демонстрационные платы для изучения микропроцессоров PIC, ARM 7, Blackfin с сопроводительным программным обеспечением.

Рабочая программа дисциплины составлена в соответствии с требованиями ФГОС
ВО по направлению **11.03.01 Радиотехника**

Рабочую программу составил Давыдов Г.Д.


(ФИО, подпись)

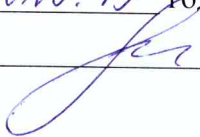
Рецензент - Ген. Директор ВБК «Радиосвязь» к.т.н. Богданов А.Е.

(представитель работодателя) (место работы, должность, ФИО, подпись)

Программа рассмотрена и одобрена на заседании кафедры

Протокол № 12 от 30.03.15 года

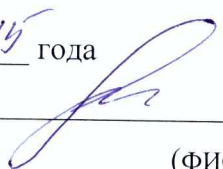
Заведующий кафедрой


(ФИО, подпись)

Рабочая программа рассмотрена и одобрена на заседании учебно-методической
комиссии направления

Протокол № 9 от 31.03.15 года

Председатель комиссии


(ФИО, подпись)

ЛИСТ ПЕРЕУТВЕРЖДЕНИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ (МОДУЛЯ)

Рабочая программа одобрена на 16/12 учебный год

Протокол заседания кафедры № 1 от 1.09.16 года

Заведующий кафедрой

Программа переутверждена:

на 18/19 учебный год. Протокол заседания кафедры № 1

Заведующий кафедрой

Программа переутверждена:

на _____ учебный год. Протокол заседания кафедры № _____

Заведующий кафедрой _____

Рабочая программа дисциплины составлена в соответствии с требованиями ФГОС
ВО по направлению **11.03.01 Радиотехника**

Рабочую программу составил Давыдов Г.Д. Г.Д. Давыдов
(ФИО, подпись)

Рецензент - Ген. Директор ВБК «Радиосвязь» к.т.н. Богданов А.Е. А.Е. Богданов
(представитель работодателя) (место работы, должность, ФИО, подпись)

Программа рассмотрена и одобрена на заседании кафедры _____

Протокол № 12 от 30.03.15 года

Заведующий кафедрой _____
(ФИО, подпись) О.Р. Никитин

Рабочая программа рассмотрена и одобрена на заседании учебно-методической
комиссии направления _____

Протокол № 9 от 31.03.15 года

Председатель комиссии _____
(ФИО, подпись) О.Р. Никитин

ЛИСТ ПЕРЕУТВЕРЖДЕНИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ (МОДУЛЯ)

Рабочая программа одобрена на 15/16 учебный год

Протокол заседания кафедры № 1 от 1.09.15 года

Заведующий кафедрой _____
О.Р. Никитин

Программа переутверждена:

на 16/17 учебный год. Протокол заседания кафедры № 1 от 1.09.16

Заведующий кафедрой _____
О.Р. Никитин

Программа переутверждена:

на 17/18 учебный год. Протокол заседания кафедры № 1 от 20.08.17

Заведующий кафедрой _____
О.Р. Никитин

**ЛИСТ ПЕРЕУТВЕРЖДЕНИЯ
РАБОЧЕЙ ПРОГРАММЫ**

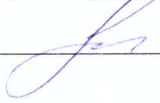
Рабочая программа одобрена на 18/19 учебный год

Протокол заседания кафедры № 1 от 4.09.18 года

Заведующий кафедрой  ер Навитан

Рабочая программа одобрена на 19/20 учебный год

Протокол заседания кафедры № 18 от 26.06.19 года

Заведующий кафедрой  ер Навитан

Рабочая программа одобрена на _____ учебный год

Протокол заседания кафедры № _____ от _____ года

Заведующий кафедрой _____