

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ

Микропроцессорные устройства

(наименование дисциплины)

Направление подготовки(специальность)	Радиотехника
Направленность (профиль) подготовки	Электронные цифровые устройства и системы
Цель освоения дисциплины	Усвоение методов анализа и синтеза цифровых устройств, изучение основ устройств и программирования средств микропроцессорной технологии
Общая трудоёмкость дисциплины	Трудоёмкость дисциплины составляет 7 зачетные единицы, 252 часов.
Форма промежуточной аттестации	Экзамен, зачет
Краткое содержание дисциплины	Алгебра логики. Синтез логических устройств. Минимизация логических устройств. Типовые комбинационные устройства. Элементарные логические автоматы. Типовые цифровые устройства. Программируемые интегральные логические схемы

Аннотацию рабочей программы составил  Садовский Н.В. доцент каф. РТ и РС
(ФИО, должность, подпись)