

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ
МИКРОПРОЦЕССОРНЫЕ УСТРОЙСТВА

Направление подготовки (специальность)	11.03.01 Радиотехника
Направленность (профиль) подготовки	Радиотехнические устройства и системы
Цель освоения дисциплины	Усвоение методов анализа и синтеза цифровых устройств, изучение основ устройства и программирования средств микропроцессорной техники.
Общая трудоемкость дисциплины	7 зачетных единиц, 252 часа.
Форма промежуточной аттестации	Зачет, Экзамен
Краткое содержание дисциплины:	Алгебра логики. Синтез логических устройств. Минимизация логических устройств (ЛУ). Типовые комбинационные устройства. Элементарные логические автоматы. Типовые цифровые устройства. Программируемые интегральные логические схемы. Языки программирования логических устройств. Основы построения запоминающих устройств. Арифметико-логические устройства. Архитектура микропроцессоров. Периферийные устройства микроконтроллера. Память данных микроконтроллера. Система команд микроконтроллера. Программно-аппаратные средства отладки. Программирование устройств ввода/вывода. Тенденции развития микропроцессорной техники.

Аннотацию рабочей программы составил Самойлов С.А., доцент

